



José Luis Ausín Sánchez

Generado desde: Editor CVN de FECYT

Fecha del documento: 28/05/2024

v 1.4.3

dcf59c010f16e5a4b594a928d02fd7c8

Este fichero electrónico (PDF) contiene incrustada la tecnología CVN (CVN-XML). La tecnología CVN de este fichero permite exportar e importar los datos curriculares desde y hacia cualquier base de datos compatible. Listado de Bases de Datos adaptadas disponible en <http://cvn.fecyt.es/>



José Luis Ausín Sánchez

Apellidos: **Ausín Sánchez**
Nombre: **José Luis**
DNI:
ORCID:
Fecha de nacimiento:
Sexo:
Nacionalidad:
País de nacimiento:
C. Autón./Reg. de nacimiento:
Provincia de contacto: **Badajoz**
Ciudad de nacimiento:
Dirección de contacto: **Escuela de Ingenierías Industriales**
Resto de dirección contacto: **Avda. Elvas s/n**
Código postal: **06006**
País de contacto: **España**
C. Autón./Reg. de contacto: **Extremadura**
Ciudad de contacto: **Badajoz**
Teléfono fijo:
Correo electrónico:
Página web personal:

Situación profesional actual

Entidad empleadora: Universidad de Extremadura

Departamento: Ingeniería Eléctrica, Electrónica y Control, Escuela de Ingenierías Industriales

Categoría profesional: Profesor Titular de Universidad

Ciudad entidad empleadora: Badajoz, Extremadura, España

Teléfono: **Fax:**

Correo electrónico:

Fecha de inicio:

Modalidad de contrato: Funcionario/a

Régimen de dedicación: Tiempo completo

Primaria (Cód. Unesco):

Secundaria (Cód. Unesco):

Identificar palabras clave: Diseño de circuitos integrados analógicos



Actividad docente

Dirección de tesis doctorales y/o proyectos fin de carrera

- 1 Título del trabajo:** CMOS System-on chip for simultaneous electrical bioimpedance spectrometry
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Alumno/a: Israel Corbacho Correa
Calificación obtenida: En finalización
Identificar palabras clave: Diseño de circuitos integrados analógicos
Fecha de defensa: 28/06/2024
- 2 Título del trabajo:** Diseño y análisis de una fuente de corriente programable digitalmente para mediciones de bioimpedancia
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Alumno/a: Francisco Romero Galán
Calificación obtenida: Sobresaliente 9.5
Fecha de defensa: 25/11/2022
- 3 Título del trabajo:** Diseño y análisis de circuito de acondicionamiento de señal para interfaz de sensor capacitivo
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Alumno/a: Francisco Ramón Morillo-Velarde Casielles
Calificación obtenida: Sobresaliente 10.0
Fecha de defensa: 20/07/2022
- 4 Título del trabajo:** Diseño de circuito electrónico para la medida de conductividad en líquidos
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Alumno/a: Víctor González Blanco
Calificación obtenida: Sobresaliente 10.0
Fecha de defensa: 16/09/2021
- 5 Título del trabajo:** Diseño de sensor de conductividad para aplicaciones en la industria láctea
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Alumno/a: Eduardo García Arévalo
Calificación obtenida: Sobresaliente 9.5
Fecha de defensa: 24/07/2020
- 6 Título del trabajo:** Implementación de un sistema de monitorización ambiental inalámbrico
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Alumno/a: Manuel Durán Flores
Calificación obtenida: Matrícula de Honor
Fecha de defensa: 26/11/2019



- 7 Título del trabajo:** Diseño y fabricación de un ecualizador gráfico analógico
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Alumno/a: Pedro Molina Calderón
Calificación obtenida: Sobresaliente 9.0
Fecha de defensa: 19/09/2019
- 8 Título del trabajo:** Dispositivo para monitorización y control de parámetros eléctricos en baja tensión
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Alumno/a: Mario Timón Ávila
Calificación obtenida: Sobresaliente 9.0
Fecha de defensa: 14/02/2019
- 9 Título del trabajo:** Estudio, diseño y caracterización de un sistema de captación de energía procedente del cuerpo humano para sensores electrónicos autónomos
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Alumno/a: Luis Ortiz Benegas
Calificación obtenida: Sobresaliente 10.0
Fecha de defensa: 08/02/2018
- 10 Título del trabajo:** Diseño de sistema portable de adquisición de señales ECG
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Alumno/a: Adrián Guijarro Córdoba
Calificación obtenida: Sobresaliente 9.4
Fecha de defensa: 21/06/2017
- 11 Título del trabajo:** Estudio y diseño de un amplificador para sistemas portátiles utilizando la técnica de detección sensible a la fase
Tipo de proyecto: Trabajo conducente a obtención de DEA
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Ciudad entidad realización: Badajoz, Extremadura, España
Alumno/a: David Palomeque Mangut
Calificación obtenida: Sobresaliente
Identificar palabras clave: Diseño de circuitos integrados analógicos
Fecha de defensa: 15/06/2016
- 12 Título del trabajo:** Realización de fuente de corriente senoidal con programación digital
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Alumno/a: José María Vizuete Sánchez
Calificación obtenida: Sobresaliente 9.55
Fecha de defensa: 12/02/2016
- 13 Título del trabajo:** Diseño de amplificador de instrumentación CMOS para sistemas de adquisición de biopotenciales
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad



Ciudad entidad realización: Badajoz, Extremadura, España
Alumno/a: Diego Lozano Fernández
Calificación obtenida: Matrícula de Honor
Identificar palabras clave: Diseño de circuitos integrados analógicos
Fecha de defensa: 11/02/2016

14 Título del trabajo: Diseño de un sistema de captación de energía procedente de radiofrecuencia para sistemas electrónicos autónomos

Tipo de proyecto: Proyecto Final de Carrera

Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad

Ciudad entidad realización: Badajoz, Extremadura, España

Alumno/a: Cristina Cabaña Pérez

Calificación obtenida: Sobresaliente

Identificar palabras clave: Diseño de sistemas electrónicos analógicos

Fecha de defensa: 10/02/2016

15 Título del trabajo: Diseño de circuitos CMOS de bajo consumo para aplicaciones biomédicas basadas en técnicas de impedancia bioeléctrica

Tipo de proyecto: Tesis Doctoral

Entidad de realización: Universidad de Extremadura / **Tipo de entidad:** Universidad
Escuela de Ingenierías Industriales (Badajoz)

Ciudad entidad realización: Badajoz, Extremadura, España

Alumno/a: Javier Ramos Maganes

Calificación obtenida: Sobresaliente Cum Laude

Identificar palabras clave: Diseño microelectrónico

Fecha de defensa: 03/02/2016

Doctorado Europeo: Sí

Mención de calidad: Sí

16 Título del trabajo: Monitorización de la composición corporal en entornos terapéuticos inteligentes mediante sensores biomédicos

Tipo de proyecto: Trabajo Fin de Master

Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad

Alumno/a: Sergio Galván Gallego

Calificación obtenida: Matrícula de Honor

Fecha de defensa: 12/02/2015

17 Título del trabajo: Analizador de espectros completamente en chip para auto-testado de circuitos analógicos y mixtos

Entidad de realización: Universidad de Extremadura Facultad / Escuela: Escuela de Ingenierías Industriales (Badajoz)

Alumno/a: D. Miguel Ángel Domínguez Puertas Directores: D. Juan Francisco Duque Carrillo y D. José Luis Ausín

Calificación obtenida: Sobresaliente Cum Laude (por unanimidad)

Fecha de defensa: 06/2008

18 Título del trabajo: Diseño de amplificadores operacionales CMOS con entrada/salida rail-to-rail y comportamiento constante en todo el rango de voltaje

Tipo de proyecto: Tesis Doctoral

Entidad de realización: Universidad de Extremadura / **Tipo de entidad:** Universidad
Escuela de Ingenierías Industriales (Badajoz)

Ciudad entidad realización: Badajoz, Extremadura, España

Alumno/a: Juan Manuel Carrillo Calleja



Calificación obtenida: Sobresaliente Cum Laude (por unanimidad)

Identificar palabras clave: Microelectrónica

Fecha de defensa: 09/2002

Experiencia científica y tecnológica

Actividad científica o tecnológica

Proyectos de I+D+i financiados en convocatorias competitivas de Administraciones o entidades públicas y privadas

- 1 Nombre del proyecto:** Personalized monitoring system for healthcare programs sustainability in a context of demographic change
Grado de contribución: Coordinador/a científico/a
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Ciudad entidad realización: Badajoz, Extremadura, España
Nombres investigadores principales (IP, Co-IP,...): Juan Francisco Duque Carrillo; José Luis Ausín Sánchez; Juan Manuel Carrillo Calleja; Migeul Ángel Domínguez Puertas; Raquel Pérez-Aloe Valverde
Nº de investigadores/as: 5
Tipo de participación: Investigador principal
Cód. según financiadora: TED2021-132372B-I00
Fecha de inicio-fin: 01/11/2022 - 30/11/2024 **Duración:** 2 años
Cuantía total: 126.040 €
- 2 Nombre del proyecto:** Espectrometría rápida multi-frecuencia en chip de impedancia bioeléctrica
Modalidad de proyecto: De investigación fundamental (incluyendo excavaciones arqueológicas, etc.).
Grado de contribución: Coordinador/a científico/a
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Ciudad entidad realización: Badajoz, Extremadura, España
Nombres investigadores principales (IP, Co-IP,...): Juan Francisco Duque Carrillo; José Luis Ausín Sánchez; Juan Manuel Carrillo Calleja
Nº de investigadores/as: 3
Tipo de participación: Miembro de equipo
Cód. según financiadora: B18079
Fecha de inicio-fin: 09/02/2019 - 18/07/2022 **Duración:** 3 años
Cuantía total: 111.914 €
- 3 Nombre del proyecto:** Sensor integrado para espectroscopía de bioimpedancia de banda ancha con multifrecuencia simultánea (BISSIM)
Modalidad de proyecto: De investigación fundamental (incluyendo excavaciones arqueológicas, etc.).
Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad
Ciudad entidad realización: Badajoz, Extremadura, España
Nombres investigadores principales (IP, Co-IP,...): Juan Francisco Duque Carrillo; José Luis Ausín Sánchez; Raquel Pérez-Aloe Valverde; Juan Manuel Carrillo Calleja; Miguel Ángel Dominguez Puertas
Nº de investigadores/as: 5
Tipo de participación: Investigador principal
Nombre del programa: Spanish R&D Plan
Cód. según financiadora: RTI2018-095994-B-I00



Fecha de inicio-fin: 01/01/2019 - 30/06/2022

Duración: 3 años - 6 meses

Cuantía total: 92.928 €

4 Nombre del proyecto: Sistema-en-chip multi-canal de predicción y monitorización de cardiopatías basados en señales de impedancia bioeléctrica mediante redes de sensores corporales inalámbricos.

Modalidad de proyecto: De investigación fundamental (incluyendo excavaciones arqueológicas, etc.).

Grado de contribución: Coordinador del proyecto total, red o consorcio

Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad

Ciudad entidad realización: Badajoz, Extremadura, España

Nombres investigadores principales (IP, Co-IP,...): José Luis Ausín Sánchez; Juan Francisco Duque Carrillo; Miguel Ángel Domínguez Puertas; Juan Manuel Carrillo Calleja; Carlos Javier García Orellana; Horacio Manuel González Velasco

Nº de investigadores/as: 6

Tipo de participación: Investigador principal

Nombre del programa: National R&D Plan

Cód. según financiadora: TEC2013-46242-C3-3-P

Fecha de inicio-fin: 01/01/2014 - 31/12/2017

Duración: 3 años - 6 meses

Cuantía total: 105.633 €

5 Nombre del proyecto: Estrategias de diseño de front-ends analógicos para sensores biomédicos inalámbricos en redes de área corporal

Modalidad de proyecto: De investigación fundamental (incluyendo excavaciones arqueológicas, etc.).

Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad

Ciudad entidad realización: Badajoz, Extremadura, España

Nombres investigadores principales (IP, Co-IP,...): José Luis Ausín Sánchez

Nº de investigadores/as: 5

Entidad/es financiadora/s:

Plan Nacional de I+D+I

Cód. según financiadora: TEC2010-19019/MIC

Fecha de inicio-fin: 01/01/2011 - 31/12/2013

Duración: 3 años

Entidad/es participante/s: Universidad de Extremadura

Cuantía total: 128.260 €

6 Nombre del proyecto: Unidad electrónica de monitorización para mejorar la eficiencia energética de los paneles fotovoltaicos

Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad

Ciudad entidad realización: Badajoz, Extremadura, España

Nombres investigadores principales (IP, Co-IP,...): Miguel Ángel Domínguez Puertas

Nº de investigadores/as: 3

Entidad/es financiadora/s:

Junta de Extremadura

Tipo de entidad: Gobierno Regional

Fecha de inicio-fin: 01/2011 - 31/12/2012

Duración: 1 año - 11 meses

Entidad/es participante/s: Universidad de Extremadura

Cuantía total: 29.764 €

7 Nombre del proyecto: Monitorización y diagnóstico de trastornos nutricionales en entornos terapéuticos inteligentes mediante sensores biomédicos inalámbricos

Entidad de realización: Universidad de Extremadura **Tipo de entidad:** Universidad

Ciudad entidad realización: Badajoz, Extremadura, España

Nombres investigadores principales (IP, Co-IP,...): José Luis Ausín Sánchez

Nº de investigadores/as: 5

**Entidad/es financiadora/s:**

Junta de Extremadura

Nombre del programa: III Plan Regional de I+DT+i**Cód. según financiadora:** PRI09A126**Fecha de inicio-fin:** 01/09/2009 - 31/08/2012 **Duración:** 3 años**Entidad/es participante/s:** Universidad de Extremadura**Cuantía total:** 33.069 €

- 8** **Nombre del proyecto:** Estudio e implementación de arquitecturas originales de convertidores sobremuestreados para comunicaciones
Nombres investigadores principales (IP, Co-IP,...): Francisco Colodro Ruiz
Nº de investigadores/as: 5
Entidad/es financiadora/s:
Plan Nacional de I+D+I (TEC2007-64472/MIC)
Fecha de inicio: 07/2007 **Duración:** 2 años - 11 meses
Entidad/es participante/s: Universidad de Sevilla
- 9** **Nombre del proyecto:** Diseño para reutilización de celdas analógicas y mixtas reconfigurables de altas prestaciones en tecnología CMOS
Nombres investigadores principales (IP, Co-IP,...): J. F. Duque Carrillo
Nº de investigadores/as: 7
Entidad/es financiadora/s:
Plan Nacional de I+D+I (TEC2006-13154/MIC)
Fecha de inicio: 11/2006 **Duración:** 3 años - 4 meses
Entidad/es participante/s: Universidad de Extremadura
- 10** **Nombre del proyecto:** Espectrómetro de impedancia eléctrica inalámbrico para aplicaciones de monitorización en biomedicina
Nombres investigadores principales (IP, Co-IP,...): José Luis Ausín Sánchez
Nº de investigadores/as: 5
Entidad/es financiadora/s:
Junta de Extremadura (III Plan)
Fecha de inicio: 01/2006 **Duración:** 2 años - 11 meses
Entidad/es participante/s: Universidad de Extremadura
- 11** **Nombre del proyecto:** Técnicas y Metodologías de diseño para la reutilización de Celdas Analógicas Flexibles y Eficientes
Nombres investigadores principales (IP, Co-IP,...): José Luis Ausín Sánchez
Nº de investigadores/as: 5
Entidad/es financiadora/s:
Plan Nacional de I+D
TEC2004-05056/MIC
Fecha de inicio: 12/2004 **Duración:** 1 año
Entidad/es participante/s: Universidad de Extremadura
- 12** **Nombre del proyecto:** MICROBIO: Microcircuito para acondicionamiento de señales bioeléctricas en espectrómetros de impedancia compleja
Nombres investigadores principales (IP, Co-IP,...): José Luis Ausín Sánchez
Nº de investigadores/as: 4

**Entidad/es financiadora/s:**

Junta de Extremadura (II Plan

Fecha de inicio: 12/2003**Duración:** 1 año**Entidad/es participante/s:** Universidad de Extremadura

- 13 Nombre del proyecto:** del contrato/proyecto: COVELESS: Standarisation of cork quality evaluation through the development of a harmless electronic device

Nombres investigadores principales (IP, Co-IP,...): J. F. Duque Carrillo**Entidad/es financiadora/s:**

CRAFT-1999-72348 (Contract G6ST-CT-2002-50334)

CRAFT: Competitive and Sustainable Growth

European Union

Fecha de inicio: 2003**Duración:** 2 años**Entidad/es participante/s:** Instituto Superior Técnico de Lisboa (Portugal); SCANSENSE (Noruega); SINTEF (Noruega); Suber Extremeña S.L.; Universidad de Extremadura

- 14 Nombre del proyecto:** Técnicas built-in-self-testing para circuitos analógicos/mixtos: realización monolítica

Nombres investigadores principales (IP, Co-IP,...): J. F. Duque Carrillo**Nº de investigadores/as:** 5**Entidad/es financiadora/s:**

Plan Nacional de I+D (CICYT

TIC-2002-00367)

Fecha de inicio: 12/2002**Duración:** 2 años - 11 meses**Entidad/es participante/s:** Universidad de Extremadura

- 15 Nombre del proyecto:** Circuitos de capacidades conmutadas de altas prestaciones completamente programables y reconfigurables desde el dominio digital por muestreo individual no uniforme: aplicaciones

Nombres investigadores principales (IP, Co-IP,...): J. F. Duque Carrillo**Nº de investigadores/as:** 6**Entidad/es financiadora/s:**

Plan Nacional de I+D (CICYT

TIC-2000-1141)

Fecha de inicio: 01/2001**Duración:** 2 años - 11 meses**Entidad/es participante/s:** Universidad de Extremadura

- 16 Nombre del proyecto:** Control de la ingesta en cerdos mediante electromodulación por microchip del tronco vagal ventral

Nombres investigadores principales (IP, Co-IP,...): J. F. Duque Carrillo**Nº de investigadores/as:** 5**Entidad/es financiadora/s:**

I Plan

Fecha de inicio: 01/2001**Duración:** 11 meses**Entidad/es participante/s:** Centro de Cirugía de Mínima Invasión (CCMI) y Universidad de Extremadura

- 17 Nombre del proyecto:** del contrato/proyecto: Electromodulación por microchip del tronco vagal ventral como método de tratamiento de la obesidad mórbida humana. Estudio experimental en el conejo
Empresa/Administración financiadora: Fondo de Investigación Sanitaria (FIS) (01/0031-02)



Nombres investigadores principales (IP, Co-IP,...): Jesús Usón (CCMI) y J. F. Duque Carrillo

Nº de investigadores/as: 6

Fecha de inicio: 2001

Duración: 1 año

Entidad/es participante/s: Centro de Cirugía de Mínima Invasión (CCMI) y Universidad de Extremadura

- 18 Nombre del proyecto:** del contrato/proyecto: Sistema de reconocimiento de voz para el control de funciones y cancelación activa de ruido en el VIT (Vehículo de Integración al Tráfico)
Empresa/Administración financiadora: Junta de Extremadura (I Plan

Nombres investigadores principales (IP, Co-IP,...): J. F. Duque Carrillo

Nº de investigadores/as: 6

Fecha de inicio: 01/1999

Duración: 11 meses

Entidad/es participante/s: Universidad de Extremadura

- 19 Nombre del proyecto:** Una técnica electrónica para la minimización de daños y optimización en operaciones selvícolas: aplicación a la saca de corcho

Nombres investigadores principales (IP, Co-IP,...): J. F. Duque Carrillo

Nº de investigadores/as: 7

Entidad/es financiadora/s:

(1FD97-0254-C02)

Comisión Interministerial de Ciencia y Tecnología (CICYT)

Fecha de inicio: 1999

Duración: 1 año

Entidad/es participante/s: Universidad de Extremadura e Instituto de Promoción del Corcho (IPROCOR)

- 20 Nombre del proyecto:** Clasificación normalizada de tapones de corcho basada en redes neuronales artificiales: implementaciones software (SW), hardware (HW) CMOS e híbrida SW-HW

Nombres investigadores principales (IP, Co-IP,...): J. F. Duque Carrillo

Nº de investigadores/as: 7

Entidad/es financiadora/s:

95-0009-OP) y Corcho de Mérida S.A.

Programa de Estímulo a la Transferencia de Resultados de Investigación (CICYT)

Fecha de inicio: 03/1996

Duración: 2 años

Entidad/es participante/s: Texas A&M University y Corchos de Mérida S.A.; Universidad de Extremadura

- 21 Nombre del proyecto:** AMADEUS: un procesador de señal CMOS en modo de corriente, adaptativo y de alta fidelidad para deficientes auditivos

Nombres investigadores principales (IP, Co-IP,...): J. F. Duque Carrillo

Nº de investigadores/as: 6

Entidad/es financiadora/s:

(TIC-94-0616)

. Plan Nacional de I+D

Comisión Interministerial de Ciencia y Tecnología

Tipo de entidad: Organismo, Otros

Fecha de inicio: 07/1994

Duración: 3 años

Entidad/es participante/s: Universidad de Extremadura y Texas A&M University.



Contratos, convenios o proyectos de I+D+i no competitivos con Administraciones o entidades públicas o privadas

- 1 Nombre del proyecto:** Diseño y prototipado de un dispositivo electrónico para la monitorización de la frecuencia respiratoria
Grado de contribución: Coordinador del proyecto total, red o consorcio
Ciudad entidad realización: España
Nombres investigadores principales (IP, Co-IP,...): José Luis Ausín Sánchez
Nº de investigadores/as: 1
Entidad/es financiadora/s:
BioBee Technologies, S.L. **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Badajoz, Extremadura, España
Fecha de inicio: 01/09/2022 **Duración:** 10 meses
Cuantía total: 8.000 €
- 2 Nombre del proyecto:** Prototipado de circuito electrónico para determinación de biomarcadores en productos cárnicos
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): José Luis Ausín Sánchez; Juan Francisco Duque Carrillo
Nº de investigadores/as: 2
Entidad/es financiadora/s:
BioBee Technologies, S.L. **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Badajoz, Extremadura, España
Fecha de inicio: 16/08/2018 **Duración:** 4 meses
Cuantía total: 3.000 €
- 3 Nombre del proyecto:** Diseño de circuito microelectrónico para evaluación no destructiva de propiedades constitutivas en productos cárnicos
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nº de investigadores/as: 2
Entidad/es financiadora/s:
BioBee Technologies, S. L. **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Badajoz, Extremadura, España
Fecha de inicio: 01/09/2015 **Duración:** 3 meses
Cuantía total: 4.840 €
- 4 Nombre del proyecto:** Estrategias de diseño microelectrónico en entornos de voltaje de alimentación y consumo eléctrico extremadamente reducidos para el procesamiento de señales analógicas
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): José Luis Ausín Sánchez
Nº de investigadores/as: 2
Entidad/es financiadora/s:
BioBee Technologies, S. L. **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Badajoz, Extremadura, España
Fecha de inicio: 11/03/2015 **Duración:** 5 meses
Cuantía total: 6.000 €



- 5 Nombre del proyecto:** Estrategias de reducción de sal y desarrollo de tecnología de salazonado y de monitorización por bioimpedancia en productos ibéricos para el mercado exterior
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nº de investigadores/as: 3
Entidad/es financiadora/s:
COVELESS INGENIERÍA, S.L.L.
Fecha de inicio: 10/10/2013 **Duración:** 1 año - 6 meses
Cuantía total: 39.200 €
- 6 Nombre del proyecto:** Aumento de la productividad de una planta fotovoltaica mediante el diseño y utilización de un controlador de punto de operación de máxima potencia individual para cada panel
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nº de investigadores/as: 3
Entidad/es financiadora/s:
Ecogestión del Guadiana, S. L. U. **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Badajoz, Extremadura, España
Fecha de inicio: 21/08/2012 **Duración:** 9 meses
Cuantía total: 10.125,5 €
- 7 Nombre del proyecto:** “Aumento de la productividad de una planta fotovoltaica mediante el diseño y utilización de un controlador de punto de operación de máxima potencia individual para cada panel”
Grado de contribución: I+D
Nombres investigadores principales (IP, Co-IP,...): M. A. Domínguez Puertas
Nº de investigadores/as: 7
Entidad/es participante/s: Universidad de Extremadura
Entidad/es financiadora/s:
COVELESS INGENIERÍA S.L.L.
Fecha de inicio: 09/2011 **Duración:** 9 meses
- 8 Nombre del proyecto:** “Medidor de espesor de corcho electrónico”
Grado de contribución: I+D
Nombres investigadores principales (IP, Co-IP,...): M. A. Domínguez Puertas
Nº de investigadores/as: 4
Entidad/es participante/s: Universidad de Extremadura
Entidad/es financiadora/s:
COVELESS INGENIERÍA S.L.L.
Fecha de inicio: 11/2006 **Duración:** 9 meses
- 9 Nombre del proyecto:** “Método y dispositivo electrónico para la detección de la capa subero-felodérmica del alcornoque sin dañarlo, haciendo uso de un solo electrodo de contacto”
Grado de contribución: I+D
Nombres investigadores principales (IP, Co-IP,...): M. A. Domínguez Puertas
Nº de investigadores/as: 4
Entidad/es participante/s: Universidad de Extremadura
Entidad/es financiadora/s:
COVELESS INGENIERÍA S.L.L.
Fecha de inicio: 11/2006 **Duración:** 9 meses



- 10 Nombre del proyecto:** Comunicaciones móviles avanzadas: innovación contra el fuego
Grado de contribución: I+D
Nombres investigadores principales (IP, Co-IP,...): J.F. Duque Carrillo
Nº de investigadores/as: 12
Entidad/es participante/s: Universidad de Extremadura y VODAFONE
Entidad/es financiadora/s:
VODAFONE
Fecha de inicio: 09/2006 **Duración:** 6 meses
- 11 Nombre del proyecto:** Sistema telemático y automatización de la medida de acuíferos en el nacimiento del río Guadiana
Grado de contribución: I+D
Nombres investigadores principales (IP, Co-IP,...): J.F. Duque Carrillo
Nº de investigadores/as: 4
Entidad/es participante/s: Universidad de Extremadura
Entidad/es financiadora/s:
Cano Ingeniería y Sistemas
S.A.L.
Fecha de inicio: 07/2001 **Duración:** 5 meses
- 12 Nombre del proyecto:** Desarrollo de un sistema basado en visión artificial para la inspección de diámetros de tuberías de plástico
Grado de contribución: I+D
Nombres investigadores principales (IP, Co-IP,...): J.F. Duque Carrillo
Nº de investigadores/as: 3
Entidad/es participante/s: Universidad de Extremadura
Entidad/es financiadora/s:
Corcho y Tecnología S.A.
Fecha de inicio: 01/1999 **Duración:** 4 meses
- 13 Nombre del proyecto:** Actuaciones y servicios basados en tecnologías de la información y las comunicaciones en áreas estratégicas del I Plan Regional de I+DT
Nombres investigadores principales (IP, Co-IP,...): J.F. Duque Carrillo
Nº de investigadores/as: 7
Entidad/es participante/s: Universidad de Extremadura
Entidad/es financiadora/s:
Unión Europea y Junta de Extremadura
Fecha de inicio: 1999 **Duración:** 1 año
- 14 Nombre del proyecto:** Estudio y definición de un monomando de control electrónico aplicado a un vehículo automóvil: diseño y construcción del prototipo
Grado de contribución: I+D
Nombres investigadores principales (IP, Co-IP,...): J.F. Duque Carrillo
Nº de investigadores/as: 5
Entidad/es participante/s: Universidad de Extremadura
Entidad/es financiadora/s:
Vehículos Extremeños Especiales Ligeros S.L. (VEXEL S.L.)
Fecha de inicio: 01/1998 **Duración:** 8 meses



- 15 Nombre del proyecto:** Adecuación para la explotación industrial de un sistema de clasificación de tapones de corcho
Grado de contribución: I+D
Nombres investigadores principales (IP, Co-IP,...): J.F. Duque Carrillo
Nº de investigadores/as: 7
Entidad/es participante/s: Universidad de Extremadura
Entidad/es financiadora/s:
Fundación para el Desarrollo de la Ciencia y la Tecnología en Extremadura (FUNDECYT)
Fecha de inicio: 01/1997 **Duración:** 11 meses

Resultados

Propiedad industrial e intelectual

- 1 Título propiedad industrial registrada:** Dispositivo para la determinación de la distribución de grasa en alimentos
Tipo de propiedad industrial: Modelo de utilidad
Inventores/autores/obtenedores: Juan Francisco Duque Carrillo; José Luis Ausín Sánchez; Javier Ramos Maganés
Entidad titular de derechos: Universidad de Extremadura
Nº de solicitud: U201730358
País de inscripción: España
Fecha de registro: 29/03/2017
Fecha de concesión: 11/01/2018
Nº de patente: ES1194883Y
Licencias: Sí
Empresas: BioBee Technologies
Generada empresa innovadora: Sí **Resultado:** Éxito
- 2 Título propiedad industrial registrada:** Método, dispositivo y sistema de control de calidad alimentaria
Inventores/autores/obtenedores: Juan Francisco Duque Carrillo; José Luis Ausín Sánchez; Javier Ramos Maganés
Entidad titular de derechos: Universidad de Extremadura
Nº de solicitud: 201301058
País de inscripción: España
Fecha de registro: 05/11/2013
- 3 Título propiedad industrial registrada:** Unidad, sistema modular y procedimiento para la medición, procesamiento y monitorización remota de bioimpedancia eléctrica
Inventores/autores/obtenedores: José Luis Ausín Sánchez; Javier Ramos Maganés; Juan Francisco Duque Carrillo
Entidad titular de derechos: Universidad de Extremadura
Nº de solicitud: P201131426
País de inscripción: España
Fecha de registro: 30/08/2011
Fecha de concesión: 18/04/2013
Empresas: BioBee Technologies; S.L.



Actividades científicas y tecnológicas

Producción científica

Publicaciones, documentos científicos y técnicos

- 1 Israel Corbacho; Juan Manuel Carrillo Calleja; José Luis Ausín Sánchez; Miguel Ángel Domínguez Puertas; Rauquel Pérez-Aloe Valverde. A 4-decade-tunable high-selectivity Gm-C bandpass filter for simultaneous multi-sine bioimpedance analysis. IEEE Transactions on Circuits and Systems—I: Regular papers. 71 - 1, pp. 160 - 173. IEEE, 21/11/2023.

Tipo de producción: Artículo científico **Tipo de soporte:** Revista

Posición de firma: 3

Nº total de autores: 6
- 2 José Luis Ausín Sánchez; Javier Ramos; Antonio Lorigo; Pedro Molina; Juan Francisco Duque Carrillo. Wearable and noninvasive device for integral congestive heart failure management in the IoMT paradigm. Sensors. 23, pp. 7055 - 7074. MDPI, 09/08/2023.

Tipo de producción: Artículo científico **Tipo de soporte:** Revista

Posición de firma: 1

Nº total de autores: 5
- 3 Israel Corbacho; Juan Manuel Carrillo Calleja; José Luis Ausín Sánchez; Miguel Ángel Domínguez Puertas; Raquel Pérez-Aloe Valverde; Juan Francisco Duque Carrillo. CMOS widely tunable second-order Gm-C bandpass filter for multi-sine bioimpedance analysis. Electronics. 12, pp. 1326 - 1341. MDPI, 10/03/2023.

Tipo de producción: Artículo científico **Tipo de soporte:** Revista

Posición de firma: 3

Nº total de autores: 6
- 4 Israel Corbacho; Juan Manuel Carrillo Calleja; José Luis Ausín Sánchez; Miguel Ángel Domínguez Puertas; Raquel Pérez-Aloe Valverde; Juan Francisco Duque Carrillo. A fully-differential CMOS instrumentation amplifier for bioimpedance-based IoT medical devices. Journal of Low Power Electronics and Applications. 13, pp. 3. MDPI, 30/12/2022.

Tipo de producción: Artículo científico **Tipo de soporte:** Revista

Posición de firma: 3

Nº total de autores: 6
- 5 Israel Corbacho; Juan Manuel Carrillo; José Luis Ausín Sánchez; Miguel Ángel Domínguez Puertas; Raquel Pérez-Aloe; Juan Francisco Duque Carrillo. Wide-bandwidth electronically programmable CMOS instrumentation amplifier for bioimpedance spectroscopy. IEEE Access. 10, pp. 95604 - 95612. IEEE, 06/09/2022.

Tipo de producción: Artículo científico **Tipo de soporte:** Revista

Posición de firma: 3

Nº total de autores: 6
- 6 Israel Corbacho; Juan Manuel Carrillo Calleja; José Luis Ausín Sánchez; Miguel Ángel Domínguez Puertas; Raquel Pérez-Aloe Valverde; Juan Francisco Duque Carrillo. Compact CMOS wideband instrumentation amplifiers for multi-frequency bioimpedance measurement: A design procedure. Electronics. 11 - 11, pp. 1668. MDPI, 24/05/2022.

Tipo de producción: Artículo científico **Tipo de soporte:** Revista

Posición de firma: 3



Nº total de autores: 6

- 7** J. Ramos; J. L. Ausín; G. Torelli; J. F. Duque-Carrillo. Design tradeoffs for sub-mW CMOS biomedical limiting amplifiers. *Microelectronics Journal*. 44 - 10, pp. 904 - 911. USA DOI 10.1016/j.mejo.2012.12.011Elsevier, 03/2013.

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Posición de firma: 2

Nº total de autores: 4

- 8** J. L. Ausín; J. Ramos; G. Torelli; J. F. Duque-Carrillo. An area-efficient switched-capacitor relaxation oscillator with digitally controlled frequency tunability. *International Journal of Circuit Theory and Applications*. 37 - 2, pp. 243 - 255. UK DOI 10.1002/cta.542Wiley, 03/2009.

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Posición de firma: 1

Nº total de autores: 4

- 9** S. W. Park; J. L. Ausín; F. Bahmani; E. Sánchez-Sinencio. Nonlinear shaping SC oscillator with enhanced linearity. *IEEE Journal of Solid-State Circuits*. 42 - 11, pp. 2421 - 2431. USA DOI 10.1109/JSSC.2007.907167IEEE, 22/10/2007.

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Posición de firma: 2

Nº total de autores: 4

- 10** D. Hernandez-Garduno; J. Silva-Martinez; J. L. Ausín. Estimation of aliasing effects due to periodical nonuniform individual sampling in high-Q switched-capacitor filters. *IEEE Transactions on Circuits and Systems II: Express Briefs*. 54 - 5, pp. 387 - 391. USA DOI 10.1109/TCSII.2006.890403IEEE, 05/2007.

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Posición de firma: 3

Nº total de autores: 3

- 11** M. A. Domínguez; J. L. Ausín; G. Torelli; and J. F. Duque-Carrillo. A 1-MHz area-efficient on-chip spectrum analyser for analog testing. 22, pp. 437 - 448. USA DOI 10.1007/s10836-006-9503-912/2006.

Tipo de producción: Artículo científico

Tipo de soporte: Revista

- 12** J. L. Ausín; G. Torelli; J.F. Duque-Carrillo; and E. Sánchez-Sinencio. Series/Parallel time-multiplexed switched-capacitor filters with programmability based on non-uniform sampling. 46, pp. 241 - 252. USA DOI 10.1007/s10470-006-2133-403/2006.

Tipo de producción: Artículo científico

Tipo de soporte: Revista

- 13** J.F. Duque-Carrillo; J. M. Carrillo; J. L. Ausín; and G. Torelli. Common-mode response overlapping vs. shaping in rail-to-rail op-amp input stages. 40, pp. 21 - 29. USA07/2004.

Tipo de producción: Artículo científico

Tipo de soporte: Revista

- 14** J.F. Duque-Carrillo; J. M. Carrillo; J. L. Ausín; G. Torelli; and E. Sánchez-Sinencio. Transistor inversion level independent circuit technique for low-voltage r-t-r amplifiers. 151, pp. 565 - 571. USA DOI 10.1049/ip-cds:200401362004.

Tipo de producción: Artículo científico

Tipo de soporte: Revista

- 15** J. M. Carrillo; J.F. Duque-Carrillo; G. Torelli; and J. L. Ausín. Constant-gm constant-slew-rate high-bandwidth low-voltage rail-to-rail CMOS input stage for VLSI cell libraries. 38, pp. 1364 - 1372. USA08/2003.

Tipo de producción: Artículo científico

Tipo de soporte: Revista



- 16** J. L. Ausín; J.F. Duque-Carrillo; G. Torelli; and E. Sánchez-Sinencio. Switched-capacitor circuits with periodical nonuniform individual sampling. 50, pp. 404 - 414. USA08/2003.
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 17** J.F. Duque-Carrillo; J. M. Carrillo; J. L. Ausín; and G. Torelli. Low-voltage input/output rail-to-rail CMOS operational amplifier with shaped common-mode response. 34, pp. 221 - 232. USA03/2003.
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 18** J. M. Carrillo; J.F. Duque-Carrillo; G. Torelli; and J. L. Ausín. 1-V quasi constant-gm input/output rail-to-rail CMOS opamp. 36, pp. 161 - 174. USA2003.
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 19** J.F. Duque-Carrillo; J. M. Carrillo; J. L. Ausín; and E. Sánchez-Sinencio. A robust and universal constant-gm circuit technique. 38(9), pp. 396 - 397. United Kingdom04/2002.
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 20** J. L. Ausín; J.F. Duque-Carrillo; G. Torelli; and F. Maloberti. Switched-capacitor bandpass filter with quasi-continuous digital Q-factor tunability. 38(1), pp. 8 - 9. United Kingdom01/2002.
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 21** J. M. Carrillo; J.F. Duque-Carrillo; G. Torelli; and J. L. Ausín. General purpose rail-to-rail input circuit with constant behavior for VLSI cell libraries. 38(25), pp. 1615 - 1616. United Kingdom2002.
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 22** J. L. Ausín; J.F. Duque-Carrillo; G. Torelli; R. Pérez-Aloe; and E. Sánchez-Sinencio. High-selectivity SC bandpass filter with quasi-continuous quality factor tunability. 33, pp. 117 - 126. USA2002.
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 23** J.F. Duque-Carrillo; J.L. Ausín; G. Torelli; J.M. Valverde; and M.A. Domínguez. 1-V rail-to-rail CMOS operational amplifiers in standard CMOS technology. 35, pp. 33 - 44. USA01/2000.
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 24** José Luis Ausín Sánchez; Javier Ramos Maganés; Guido Torelli; Juan Francisco Duque Carrillo. Analysis of Non-Idealities in Parallel-Summation Logarithmic Amplifiers. Proceedings of 23rd IEEE International Conference on Electronics, Circuits and Systems (ICECS). IEEE, 2016.
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro
- 25** J. L. Ausín; J. F. Duque-Carrillo; J. Ramos; G. Torelli. From handheld devices to near-invisible sensors: the road to pervasive e-health. Pervasive and Mobile Sensing and Computing for Healthcare. 2, pp. 135 - 156. UK DOI 10.1007/978-3-642-32538-0_6Springer, 2013. ISBN 978-3-642-32537-3
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro
Posición de firma: 1
Nº total de autores: 4
- 26** M.A. Domínguez; J. L. Ausín; G. Torelli and J.F. Duque-Carrillo. A high-quality sine-wave oscillator for analog built-in self-testing. Proceedings of IEEE Int. Symp. Circ. Syst. (ISCAS). I, pp. 3454 - 3457. USA DOI 10.1109/ISCAS.2006.1693369IEEE Inc., 05/2006. ISBN 0-7803-9390-2
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro
- 27** J. L. Ausín; M.A. Domínguez; G. Torelli and J.F. Duque-Carrillo. A non-uniform sampling approach for the reduction of capacitance spread in SC circuits. Proceedings of IEEE Int. Symp. Circ. Syst. (ISCAS). I, pp. 4887 - 4890. USA DOI 10.1109/ISCAS.2006.1693726IEEE Inc., 05/2006. ISBN 0-7803-9390-2



Tipo de producción: Capítulo de libro

Tipo de soporte: Libro

- 28** J. M. Carrillo; J.F. Duque-Carrillo; G. Torelli; and J. L. Ausín. 1-V quasi constant-gm input/output rail-to-rail CMOS op-amp. Proceedings of IEEE Int. Symp. Circ. Syst. (ISCAS). I, pp. 277 - 280. USAIEEE Inc., 05/2003. ISBN 0-7803-7762-1

Tipo de producción: Capítulo de libro

Tipo de soporte: Libro

- 29** J. M. Carrillo; J.F. Duque-Carrillo; G. Torelli; and J. L. Ausín. Constant-gm constant-slew-rate high-bandwidth low-voltage rail-to-rail CMOS input stage for VLSI cell libraries. Proceedings of IEEE Int. Symp. Circ. Syst. (ISCAS). I, pp. 165 - 168. USAIEEE Inc., 05/2003. ISBN 0-7803-7762-1

Tipo de producción: Capítulo de libro

Tipo de soporte: Libro

- 30** J. L. Ausín; M.A. Domínguez; J.F. Duque-Carrillo; and G. Torelli. Noise-shaping modulation in high-Q SC filters. Proceedings of IEEE Int. Symp. Circ. Syst. (ISCAS). I, pp. 597 - 600. USAIEEE Inc., 05/2003. ISBN 0-7803-7762-1

Tipo de producción: Capítulo de libro

Tipo de soporte: Libro

- 31** J. L. Ausín; J.F. Duque-Carrillo; G. Torelli; and J.V. Valverde. Non-uniform sampling SC circuits based on noise-shaping feedback coding. Proceedings of IEEE Int. Symp. Circ. Syst. (ISCAS). I, pp. 601 - 604. USAIEEE Inc., 05/2003. ISBN 0-7803-7762-1

Tipo de producción: Capítulo de libro

Tipo de soporte: Libro

- 32** J.M. Carrillo; J.L. Ausín; J.F. Duque-Carrillo; and G. Torelli. Constant-gm rail-to-rail input/output op-amp for video applications. Proceedings of ESSCIRC. I, pp. 179 - 182. ItalyUniversity of Bologna,, 2002. ISBN 88-900847-9-0

Tipo de producción: Capítulo de libro

Tipo de soporte: Libro

- 33** J.F. Duque-Carrillo; J.L. Ausín; G. Torelli; J.M. Carrillo; and P. Merchán. Input common-mode feedback technique for very low-voltage CMOS amplifiers. Proceedings of IEEE Int. Symp. Circ. Syst. (ISCAS). II, pp. 25 - 29. USAIEEE Inc., 05/1999. ISBN 0-7803-5474-5

Tipo de producción: Capítulo de libro

Tipo de soporte: Libro

- 34** J.L. Ausín; J.F. Duque-Carrillo; G. Torelli; J.M. Carrillo; and P. Merchán. CMOS amplifier with rail-to-rail input range at minimum supply voltage. Proceedings of 1999 European Conf. On Circ. Theo. Design. II, pp. 1299 - 1302. Italia1999.

Tipo de producción: Capítulo de libro

Tipo de soporte: Libro

- 35** J.M. Carrillo; J.L. Ausín; P. Merchán; and J.F. Duque-Carrillo. Feedback vs Feedforward Common-Mode Control. Proceedings of 5-th International Conference on Electronics, Circuits and Systems.2, pp. 363 - 366. PortugalIEEE Inc., 1998. ISBN 0-7803-5008-1

Tipo de producción: Capítulo de libro

Tipo de soporte: Libro

- 36** J.M. Carrillo; J.L. Ausín; P. Merchán; and J.F. Duque-Carrillo. Highly-Linear Low-Voltage Common-Mode Control. Proceedings of XIII Design of Circuits and Integrated Systems Conference.1, pp. 152 - 156. EspañaUniversidad Carlos III,, 1998. ISBN 84-606-8345-7

Tipo de producción: Capítulo de libro

Tipo de soporte: Libro

- 37** J.L. Ausín; J.F. Duque-Carrillo; G. Torelli; J. M. Carrillo; and P. Merchán. Programmable Time-Multiplexed SC filters Without Dynamic Range Degradation. Proceedings of 5-th International Conference on Electronics, Circuits and Systems.1, pp. 373 - 376. PortugalIEEE Inc., 1998. ISBN 0-7803-5008-1

Tipo de producción: Capítulo de libro

Tipo de soporte: Libro



- 38** (p.o. de firma J.L. Ausín; J.M. Carrillo; P. Merchán; and J.F. Duque-Carrillo. Time-Shared SC Filter Banks Implementation with Programmability by Timing. Proceedings of XII Design of Circuits and Integrated Systems Conference.1, pp. 157 - 161. EspañaUniversidad de Sevilla,, 1997. ISBN 84-88783-28-0
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro
- 39** J. M. Carrillo; J.F. Duque-Carrillo; J. L. Ausín; and G. Torelli. Rail-to-rail constant-gm operational amplifier for video applications. pp. 1 - 16. USA2004.
Tipo de producción: Vol. **Tipo de soporte:** Revista

Trabajos presentados en congresos nacionales o internacionales

- 1** **Título del trabajo:** Low-Gm CMOS transconductors with wide tuning range for bioimpedance spectroscopy
Nombre del congreso: 2023 19th International Conference on Synthesis, Modeling, Analysis and Simulation Methods, and Applications to Circuit Design
Ámbito geográfico: Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Funchal, Região Autónoma da Madeira, Portugal
Fecha de celebración: 03/07/2023
Fecha de finalización: 05/07/2023
Entidad organizadora: IEEE
Con comité de admisión ext.: Sí
Forma de contribución: Artículo científico
Israel Corbacho; Juan M. Carrillo; José L. Ausín; Miguel A. Domínguez; Raquel Pérez-Aloe; Juan Francisco Duque. "2023 19th International Conference on Synthesis, Modeling, Analysis and Simulation Methods, and Applications to Circuit Design (SMACD23) Proceedings". ISBN 979-8-3503-3265-0
- 2** **Título del trabajo:** Integration of instrumentation equipment in a remote electronics laboratory
Nombre del congreso: 17th International Technology, Education and Development Conference
Ámbito geográfico: Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Valencia, Comunidad Valenciana, España
Fecha de celebración: 06/03/2023
Fecha de finalización: 08/03/2023
Entidad organizadora: IATED Academy
Con comité de admisión ext.: Sí
Forma de contribución: Artículo científico
Miguel A. Domínguez; Raquel Pérez-Aloe; Juan M. Carrillo; José L. Ausín; Juan Francisco Duque. "INTED2023 Proceedings". En: INTED2023 Proceedings. ISBN 978-84-09-49026-4
- 3** **Título del trabajo:** Compact Fully-Differential CMOS Current Driver for Bioimpedance Measurements
Nombre del congreso: IEEE International Conference on Electronics, Circuits, and Systems (ICECS)
Ámbito geográfico: Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Glasgow, Reino Unido
Fecha de celebración: 24/10/2022
Fecha de finalización: 26/10/2022
Entidad organizadora: IEEE
Con comité de admisión ext.: Sí
Forma de contribución: Artículo científico



Israel Corbacho; Juan M. Carrillo; Jose L. Ausín; Miguel A. Domínguez; Raquel Pérez-Aloe; Juan Francisco Duque-Carrillo. "2022 29th IEEE International Conference on Electronics, Circuits and Systems (ICECS) Proceedings". ISBN 978-1-6654-8823-5

4 Título del trabajo: Impact of Process Variations on the Performance of a Widely Tunable CMOS Transconductor

Nombre del congreso: 2022 18th International Conference on Synthesis, Modeling, Analysis and Simulation Methods, and Applications to Circuit Design

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Villasimius, Sardegna, Italia

Fecha de celebración: 12/07/2022

Fecha de finalización: 15/07/2022

Entidad organizadora: IEEE

Con comité de admisión ext.: Sí

Forma de contribución: Artículo científico

Israel Corbacho; Juan Manuel Carrillo; José Luis Ausín; Miguel A. Domínguez; Raquel Pérez-Aloe; Juan Francisco Duque-Carrillo. "Proceedings of 2022 8th International Conference on Synthesis, Modeling, Analysis and Simulation Methods and Applications to Circuit Design (SMACD)". IEEE, ISBN 978-1-6654-6703-2

5 Título del trabajo: 0.8-V CMOS Gm-C bandpass filter for electrical bioimpedance spectroscopy

Nombre del congreso: IEEE International Conference on Electronics, Circuits, and Systems (ICECS)

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Dubai, Emiratos Árabes Unidos

Fecha de celebración: 28/11/2021

Fecha de finalización: 01/12/2021

Entidad organizadora: IEEE

Con comité de admisión ext.: Sí

Forma de contribución: Artículo científico

José Luis Ausín; Israel Corbacho; Juan Manuel Carrillo; Miguel Ángel Domínguez; Juan Francisco Duque. "2021 28th IEEE International Conference on Electronics, Circuits, and Systems (ICECS) Proceedings". ISBN 978-1-7281-8281-0

6 Título del trabajo: Unitary vs. resistive feedback in CMOS two-stage indirect current feedback instrumentation amplifiers

Nombre del congreso: IEEE International Conference on Electronics, Circuits and Systems

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Glasgow, Reino Unido

Fecha de celebración: 23/11/2020

Fecha de finalización: 25/11/2020

Entidad organizadora: IEEE

Con comité de admisión ext.: Sí

Forma de contribución: Artículo científico

Israel Corbacho; Juan Manuel Carrillo; José Luis Ausín; Juan Francisco Duque. "2020 27th IEEE International Conference on Electronics, Circuits and Systems (ICECS) Proceedings". ISBN 978-1-7281-6044-3



- 7** **Título del trabajo:** Smart-needle for fat profile detection in meat
Nombre del congreso: 2017 IEEE FoodCAS Workshop
Ámbito geográfico: Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Turin, Italia
Fecha de celebración: 20/10/2017
Fecha de finalización: 20/10/2017
Entidad organizadora: IEEE
Javier Ramos; José L. Ausín; Diego Lozano; Guido Torelli; Juan Francisco Duque-Carrillo.
- 8** **Título del trabajo:** Design of robust pseudo-resistors with optimized frequency response
Nombre del congreso: 23 European Conference on Circuit Theory and Design
Ámbito geográfico: Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Catania, Italia
Fecha de celebración: 04/09/2017
Fecha de finalización: 06/09/2017
Entidad organizadora: IEEE
Con comité de admisión ext.: Sí
Forma de contribución: Artículo científico
David Palomeque Mangut; José L. Ausín; Guido Torelli; Juan Francisco Duque. "Proceedings of the 23 European Conference on Circuit Theory and Design (ECCTD)". En: Proceedings of 2017 European Conference on Circuit Theory and Design (ECCTD). ISBN 978-1-5386-3974-0
- 9** **Título del trabajo:** Analysis of non-idealities in parallel-summation logarithmic amplifiers
Nombre del congreso: 2016 IEEE International Conference on Electronics, Circuits and Systems, ICECS 2016
Ámbito geográfico: Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Monte Carlo, Mónaco
Fecha de celebración: 11/12/2016
Fecha de finalización: 14/12/2016
Entidad organizadora: IEEE
Con comité de admisión ext.: Sí
Forma de contribución: Artículo científico
José L. Ausín; Javier Ramos; Guido Torelli; Juan Francisco Duque-Carrillo. "2016 IEEE International Conference on Electronics, Circuits and Systems (ICECS) Proceedings". ISBN 978-1-5090-6113-6
- 10** **Título del trabajo:** A wireless multichannel bioimpedance measurement system for personalized healthcare and lifestyle
Nombre del congreso: 10th International Conference on Wearable Micro and Nano Technologies for Personalized Health
Ciudad de celebración: Tallinn, Estonia
Fecha de celebración: 06/2013
J. Ramos; J. L. Ausín; A. M. Lorido; F. Redondo; and J. F. Duque-Carrillo. "Proceedings DOI 10.3233/978-1-61499-268-4-59".
- 11** **Título del trabajo:** A wireless, compact, and scalable bioimpedance measurement system for energy-efficient multichannel body sensor solutions
Nombre del congreso: XV International Conference on Electrical Bio-Impedance (ICEBI) & XIV Conference on Electrical Impedance Tomography (EIT)
Ciudad de celebración: Heilbad Heiligenstadt, Alemania



Fecha de celebración: 04/2013

J. Ramos; J. L. Ausín; A. M. Lorido; F. Redondo; and J. F. Duque-Carrillo. "Proceedings".

- 12 Título del trabajo:** A high dynamic range wideband CMOS phase angle detector for bioimpedance spectroscopy
Nombre del congreso: Electronics, Circuits and Systems (ICECS), 2012 19th IEEE International Conference
Ciudad de celebración: Sevilla, España
Fecha de celebración: 12/2012
J. L. Ausín; J. Ramos; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".
- 13 Título del trabajo:** Wideband low-power current-feedback instrumentation amplifier for bioelectrical signals
Nombre del congreso: Systems, Signals and Devices (SSD), 2012 9th International Multi-Conference
Ciudad de celebración: Chemnitz, Alemania
Fecha de celebración: 03/2012
J. Ramos; J. L. Ausín; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".
- 14 Título del trabajo:** Design Considerations on CMOS Limiting Amplifiers for Wearable Biomedical Systems
Nombre del congreso: European Conference on Circuit Theory and Design (ECCTD)
Ciudad de celebración: Linköping, Suecia
Fecha de celebración: 08/2011
J. Ramos; J. L. Ausín; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".
- 15 Título del trabajo:** A High-Sensitivity Power-Efficient Limiting Amplifier for Bioimpedance Phase Angle Detectors
Nombre del congreso: IEEE Biomedical Circuits and Systems Conference
Ciudad de celebración: San Diego,
Fecha de celebración: 2011
J. L. Ausín; J. Ramos; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".
- 16 Título del trabajo:** Design Tradeoffs for Sub-mW CMOS Biomedical Limiting Amplifiers
Nombre del congreso: XXVI Design of Circuits and Integrated Systems (DCIS)
Ciudad de celebración: Albufeira, Portugal
Fecha de celebración: 2011
J. Ramos; J. L. Ausín; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".
- 17 Título del trabajo:** A 1-MHz analog front-end for a wireless bioelectrical impedance sensor
Nombre del congreso: 6th Conference on Ph.D. Research in Microelectronics & Electronics (PRIME)
Ciudad de celebración: Berlin, Alemania
Fecha de celebración: 07/2010
J. Ramos; J. L. Ausín; and G. Torelli. "Proceedings".
- 18 Título del trabajo:** A 1-MHz 65-dB Limiting/Logarithmic Amplifier for Wideband Bioimpedance Measuring Devices
Nombre del congreso: XXV Design of Circuits and Integrated Systems (DCIS)
Ciudad de celebración: Lanzarote, España
Fecha de celebración: 2010
J. Ramos; J. L. Ausín; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".



- 19 Título del trabajo:** Design of limiting/logarithmic amplifier for wideband bioimpedance measuring devices
Nombre del congreso: IEEE Biomedical Circuits and Systems Conference
Ciudad de celebración: Paphos, Chipre
Fecha de celebración: 2010
J. Ramos; J. L. Ausín; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".
- 20 Título del trabajo:** A wireless sensor network for fat and hydration monitoring by bioimpedance analysis
Nombre del congreso: 6th Int. Workshop on Wearable Micro and Nanosystems for Personalised Health
Ciudad de celebración: Oslo, Noruega
Fecha de celebración: 06/2009
J. Ramos; J. L. Ausín; G. Torelli; and J. F. Duque-Carrillo. "Book of Abstracts".
- 21 Título del trabajo:** A wireless bioelectrical impedance monitoring system
Nombre del congreso: XXIV Design of Circuits and Integrated Systems (DCIS)
Ciudad de celebración: Zaragoza, España
Fecha de celebración: 2009
J. Ramos; J. L. Ausín; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".
- 22 Título del trabajo:** A wireless bioimpedance device for abdominal fatness monitoring
Nombre del congreso: XXIII Internacional Conference EUROSENSORS
Ciudad de celebración: Lausanne, Suiza
Fecha de celebración: 2009
J. Ramos; J. L. Ausín; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".
- 23 Título del trabajo:** Design and implementation of a MEMS wireless capacitive pressure sensor
Nombre del congreso: XXIV Design of Circuits and Integrated Systems (DCIS)
Ciudad de celebración: Zaragoza, España
Fecha de celebración: 2009
J. Ramos; A. Luque; J. M. Quero; and J. L. Ausín. "Proceedings".
- 24 Título del trabajo:** A noise-shaping SC sine-wave oscillator
Nombre del congreso: 2006 IEEE Int. Symp. on Circuits and Systems (ISCAS)
Ciudad de celebración: Seattle,
Fecha de celebración: 05/2008
M. A. Domínguez; J. L. Ausín; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".
- 25 Título del trabajo:** On-chip generation of sine-wave signals for low cost functional test
Nombre del congreso: 13th IEEE European Test Symposium (ETS)
Ciudad de celebración: Verbania, Italia
Fecha de celebración: 05/2008
M. A. Domínguez; J. L. Ausín; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".
- 26 Título del trabajo:** A ZigBee-based wireless bioimpedance monitoring system
Nombre del congreso: XXII Internacional Conference EUROSENSORS
Ciudad de celebración: Dresden, Alemania
Fecha de celebración: 2008
J. L. Ausín; J. Ramos; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".
- 27 Título del trabajo:** On the design of digitally-controlled SC relaxation oscillators
Nombre del congreso: XXIII Design of Circuits and Integrated Systems (DCIS)
Ciudad de celebración: Grenoble, Francia



Fecha de celebración: 2008

J. L. Ausín; J. Ramos; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".

- 28 Título del trabajo:** Power consumption reduction in ZigBee-based networks using received signal strength
Nombre del congreso: XXIII Design of Circuits and Integrated Systems (DCIS)
Ciudad de celebración: Grenoble, Francia
Fecha de celebración: 2008
J. Ramos; A. Pardo; J. L. Ausín; and J. F. Duque-Carrillo. "Proceedings".
- 29 Título del trabajo:** A programmable switched-capacitor relaxation oscillator with low phase jitter
Nombre del congreso: European Conference on Circuit Theory and Design (ECCTD)
Ciudad de celebración: Sevilla, España
Fecha de celebración: 08/2007
J. L. Ausín; J. Ramos; G. Torelli; and J. F. Duque-Carrillo. "Proceedings" (. ISBN 1-4244-1342-7)
- 30 Título del trabajo:** CMOS continuous-time CMFB circuit with improved linearity
Nombre del congreso: European Conference on Circuit Theory and Design (ECCTD)
Ciudad de celebración: Sevilla, España
Fecha de celebración: 08/2007
J. M. Carrillo; J. L. Ausín; and J. F. Duque-Carrillo. "Proceedings" (. ISBN 1-4244-1342-7)
- 31 Título del trabajo:** A relaxation-oscillator-based SC square-wave generator with quasi-continuous frequency tunability
Nombre del congreso: XXII Design of Circuits and Integrated Systems (DCIS)
Ciudad de celebración: Sevilla, España
Fecha de celebración: 2007
J. L. Ausín; J. Ramos; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".
- 32 Título del trabajo:** A sine-wave oscillator for analog BIST based on noise-shaping modulation
Nombre del congreso: XXII Design of Circuits and Integrated Systems (DCIS)
Ciudad de celebración: Sevilla, España
Fecha de celebración: 2007
M. A. Domínguez; J. L. Ausín; G. Torelli; and J. F. Duque-Carrillo. "Proceedings".
- 33 Título del trabajo:** Linearity improvement in CMOS continuous-time CMFB circuits
Nombre del congreso: XXII Design of Circuits and Integrated Systems (DCIS)
Ciudad de celebración: Sevilla, España
Fecha de celebración: 2007
J. M. Carrillo; J. L. Ausín; R. Pérez-Aloe; and J. F. Duque-Carrillo. "Proceedings".
- 34 Título del trabajo:** A high-quality sine-wave oscillator for analog built-in self-testing
Nombre del congreso: 2006 IEEE Int. Symp. on Circuits and Systems
Ciudad de celebración: Island of Kos, Grecia
Fecha de celebración: 05/2006
M. A. Domínguez; J.L. Ausín; G. Torelli; and J.F. Duque-Carrillo. "Proceedings".
- 35 Título del trabajo:** A non-uniform sampling approach for the reduction of capacitance spread in SC circuits
Nombre del congreso: 2006 IEEE Int. Symp. on Circuits and Systems
Ciudad de celebración: Island of Kos, Grecia
Fecha de celebración: 05/2006
J.L. Ausín; M. A. Domínguez; G. Torelli; and J.F. Duque-Carrillo. "Proceedings".



- 36** **Título del trabajo:** Linearity enhancement of oversampled pipeline A/D converters using ?? modulation
Nombre del congreso: European Conference on Circuit Theory and Design (ECCTD)
Ciudad de celebración: Cork, Irlanda
Fecha de celebración: 2005
J.L. Ausín; G. Torelli; and J.F. Duque-Carrillo. "Proceedings".
- 37** **Título del trabajo:** Non-uniform sampling approach for improved capacitor area efficiency in SC circuits
Nombre del congreso: XX Design of Circuits and Integrated Systems
Ciudad de celebración: Lisboa, Portugal
Fecha de celebración: 2005
J.L. Ausín; M. A. Domínguez; J. Ramos; G. Torelli; and J.F. Duque-Carrillo. "Proceedings".
- 38** **Título del trabajo:** A design strategy for area efficient high-order high-Q SC filters
Nombre del congreso: 2004 IEEE Int. Symp. on Circuits and Systems
Ciudad de celebración: Vancouver, Canadá
Fecha de celebración: 05/2004
J.L. Ausín; J.F. Duque-Carrillo; G. Torelli; and M. A. Domínguez. "Proceedings".
- 39** **Título del trabajo:** An SC spectrum analyzer for testing analog circuits
Nombre del congreso: XIX Design of Circuits and Integrated Systems
Ciudad de celebración: Bordeaux, Francia
Fecha de celebración: 2004
M. A. Domínguez; J.L. Ausín; G. Torelli; and J.F. Duque-Carrillo. "Proceedings".
- 40** **Título del trabajo:** 1-V quasi constant-gm input/output rail-to-rail CMOS op-amp
Nombre del congreso: 2003 IEEE Int. Symp. on Circuits and Systems
Ciudad de celebración: Bangkok, Tailandia
Fecha de celebración: 05/2003
J.M. Carrillo; J.F. Duque-Carrillo; G. Torelli; and J.L. Ausín. "Proceedings".
- 41** **Título del trabajo:** Constant-gm constant-slew-rate high-bandwidth low-voltage rail-to-rail CMOS input stage for VLSI cell libraries
Nombre del congreso: 2003 IEEE Int. Symp. on Circuits and Systems
Ciudad de celebración: Bangkok, Tailandia
Fecha de celebración: 05/2003
J.M. Carrillo; J.F. Duque-Carrillo; G. Torelli; and J.L. Ausín. "Proceedings".
- 42** **Título del trabajo:** Noise-shaping modulation in high-Q SC filters
Nombre del congreso: 2003 IEEE Int. Symp. on Circuits and Systems
Ciudad de celebración: Bangkok, Tailandia
Fecha de celebración: 05/2003
J.L. Ausín; M. A. Domínguez; J.F. Duque-Carrillo; and G. Torelli. "Proceedings".
- 43** **Título del trabajo:** Non-uniform sampling SC circuits based on noise-shaping feedback coding
Nombre del congreso: 2003 IEEE Int. Symp. on Circuits and Systems
Ciudad de celebración: Bangkok, Tailandia
Fecha de celebración: 05/2003
J.L. Ausín; J.F. Duque-Carrillo; G. Torelli; and J. V. Valverde. "Proceedings".



- 44** **Título del trabajo:** Designing rail-to-rail CMOS input stage with constant behavior over the entire input voltage range
Nombre del congreso: European Conference on Circuit Theory and Design (ECCTD)
Ciudad de celebración: Cracovia, Polonia
Fecha de celebración: 2003
J.M. Carrillo; J.F. Duque-Carrillo; G. Torelli; and J.L. Ausín. "Proceedings".
- 45** **Título del trabajo:** High-swing CMOS input circuit for low-voltage mixed-signal VLSI systems
Nombre del congreso: XVIII Design of Circuits and Integrated Systems
Ciudad de celebración: Ciudad Real,
Fecha de celebración: 2003
J.M. Carrillo; J.F. Duque-Carrillo; G. Torelli; and J.L. Ausín. "Proceedings".
- 46** **Título del trabajo:** Input/output rail-to-rail video op-amp with constant behavior over the entire voltage range
Nombre del congreso: European Solid-State Circuits Conference (ESSCIRC)
Ciudad de celebración: Lisboa, Portugal
Fecha de celebración: 2003
J.M. Carrillo; J.F. Duque-Carrillo; G. Torelli; and J.L. Ausín. "Proceedings".
- 47** **Título del trabajo:** The design of high-Q SC Bandpass filters using low-order area-efficient structures
Nombre del congreso: XVIII Design of Circuits and Integrated Systems
Ciudad de celebración: Ciudad Real,
Fecha de celebración: 2003
J.L. Ausín; M. A. Domínguez; J.F. Duque-Carrillo; and G. Torelli. "Proceedings".
- 48** **Título del trabajo:** Common-mode response shaping in rail-to-rail op-amps input stages
Nombre del congreso: 2002 IEEE Int. Symp. on Circuits and Systems
Ciudad de celebración: Scottsdale,
Fecha de celebración: 05/2002
J.M. Carrillo; J.F. Duque-Carrillo; J.L. Ausín; J. M. Valverde; and G. Torelli. "Proceedings".
- 49** **Título del trabajo:** High-selectivity SC filters with continuous digital Q-factor programmability
Nombre del congreso: 2002 IEEE Int. Symp. on Circuits and Systems
Ciudad de celebración: Scottsdale,
Fecha de celebración: 05/2002
J.L. Ausín; R. Pérez-Aloe; J.F. Duque-Carrillo; G. Torelli; and E. Sánchez-Sinencio. "Proceedings".
- 50** **Título del trabajo:** Constant-gm rail-to-rail input/output op-amp for video applications
Nombre del congreso: European Solid-State Circuits Conference (ESSCIRC)
Ciudad de celebración: Florencia, Italia
Fecha de celebración: 2002
J.M. Carrillo; J.L. Ausín; J.F. Duque-Carrillo; and G. Torelli. "Proceedings".
- 51** **Título del trabajo:** Overlapping vs shaping: two techniques for performance in high input swing op-amps
Nombre del congreso: XVII Design of Circuits and Integrated Systems
Ciudad de celebración: Santander,
Fecha de celebración: 2002
J.M. Carrillo; J.F. Duque-Carrillo; J.L. Ausín; and G. Torelli. "Proceedings".



- 52 Título del trabajo:** Use of noise-shaping coding in programmable non-uniform sampling SC circuits
Nombre del congreso: XVII Design of Circuits and Integrated Systems
Ciudad de celebración: Santander,
Fecha de celebración: 2002
J.L. Ausín; J.F. Duque-Carrillo; and G. Torelli. "Proceedings".
- 53 Título del trabajo:** A robust and universal constant-gm circuit technique for low-voltage r-t-r amplifiers
Nombre del congreso: 2001 European Conf. on Circ. Theo. Design
Ciudad de celebración: Espoo, Finlandia
Fecha de celebración: 08/2001
J.M. Carrillo; J.L. Ausín; J.F. Duque-Carrillo; and E. Sánchez-Sinencio. "Proceedings".
- 54 Título del trabajo:** A switched-capacitor bandpass filter with quasi-continuous Q-factor tunability
Nombre del congreso: XVI Design of Circuits and Integrated Systems
Ciudad de celebración: Oporto, Portugal
Fecha de celebración: 2001
J.L. Ausín; J.F. Duque-Carrillo; R. Pérez-Aloe; and J. V. Sánchez. "Proceedings".
- 55 Título del trabajo:** An independent inversion transistor level constant-gm technique for low-voltage r-t-r amplifiers.
Nombre del congreso: XVI Design of Circuits and Integrated Systems
Ciudad de celebración: Oporto, Portugal
Fecha de celebración: 2001
J. M. Carrillo; J. L. Ausín; and J. F. Duque-Carrillo. "Proceedings".
- 56 Título del trabajo:** Un sensor electrónico para la prospección de la cosecha de corcho
Nombre del congreso: Congreso Mundial del Alcornoque y el Corcho
Ciudad de celebración: Lisboa, Portugal
Fecha de celebración: 07/2000
J.M. Valverde; M.A. Domínguez; J.L. Ausín; and J.F. Duque-Carrillo. "Actas del Congreso".
- 57 Título del trabajo:** Periodical nonuniform individually sampled switched-capacitor circuits
Nombre del congreso: 2000 IEEE Int. Symp. on Circuits and Systems
Ciudad de celebración: Geneva, Suiza
Fecha de celebración: 05/2000
J.L. Ausín; J.F. Duque-Carrillo; G. Torelli; E. Sánchez-Sinencio; and F. Maloberti. "Proceedings".
- 58 Título del trabajo:** A new operating technique for switched-capacitor circuits
Nombre del congreso: XV Design of Circuits and Integrated Systems
Ciudad de celebración: Montpellier, Francia
Fecha de celebración: 2000
J.L. Ausín; J.M. Carrillo; M. A. Domínguez; and J.F. Duque-Carrillo. "Proceedings".
- 59 Título del trabajo:** Input common-mode feedback technique for very low voltage CMOS amplifiers
Nombre del congreso: 1999 IEEE Int. Symp. on Circuits and Systems
Ciudad de celebración: Orlando,
Fecha de celebración: 05/1999
J.F. Duque-Carrillo; J.L. Ausín; G. Torelli; J.M. Carrillo; and P. Merchán. "Proceedings".



- 60** **Título del trabajo:** CMOS amplifier with rail-to-rail input range at minimum supply voltage
Nombre del congreso: 1999 European Conf. on Circ. Theo. Design (ECCTD)
Ciudad de celebración: Stresa, Italia
Fecha de celebración: 1999
J.L. Ausín; J.F. Duque-Carrillo; G. Torelli; J.M. Carrillo; and P. Merchán. "Proceedings".
- 61** **Título del trabajo:** Designing CMOS rail-to-rail opamps for extremely low supply voltages
Nombre del congreso: XIV Design of Circuits and Integrated Systems
Ciudad de celebración: Palma de Mallorca,
Fecha de celebración: 1999
J.F. Duque-Carrillo; J.L. Ausín; R. Pérez-Aloe; J.M. Valverde; and M.A. Domínguez. "Proceedings".
- 62** **Título del trabajo:** Feedback vs feedforward common-mode control: a comparative study
Nombre del congreso: 5th IEEE International Conference on Electronics, Circuits and Systems
Ciudad de celebración: Lisboa, Portugal
Fecha de celebración: 1998
J.M. Carrillo; J.L. Ausín; P. Merchán; and J.F. Duque-Carrillo. "Proceedings".
- 63** **Título del trabajo:** Highly linear low-voltage common-mode circuit control
Nombre del congreso: XIII Design of Circuits and Integrated Systems
Ciudad de celebración: Madrid,
Fecha de celebración: 1998
J.M. Carrillo; J.L. Ausín; P. Merchán; and J.F. Duque. "Proceedings".
- 64** **Título del trabajo:** Programmable time-multiplexed SC filters without dynamic range degradation
Nombre del congreso: 5th IEEE International Conference on Electronics, Circuits and Systems
Ciudad de celebración: Lisboa, Portugal
Fecha de celebración: 1998
J.L. Ausín; G. Torelli; J.F. Duque-Carrillo; J.M. Carrillo; and P. Merchán. "Proceedings".
- 65** **Título del trabajo:** Time-shared SC filter banks implementation with programmability by timing
Nombre del congreso: XII Design of Circuits and Integrated Systems
Ciudad de celebración: Sevilla,
Fecha de celebración: 1997
J.L. Ausín; J.M. Carrillo; P. Merchán; and J.F. Duque. "Proceedings".
- 66** **Título del trabajo:** On-chip area-efficient spectrum analyzer for testing analog IC
Nombre del congreso: 11th IEEE International Conference on Electronics, Circuits and Systems
Ciudad de celebración: Tel Aviv, Israel
M. A. Domínguez; J.L. Ausín; G. Torelli; and J.F. Duque-Carrillo. "Proceedings".



Gestión de I+D+i y participación en comités científicos

Comités científicos, técnicos y/o asesores

- Título del comité:** General Co-Chair for 2020 of the IEEE FoodCAS Workshop (Circuits and Systems for the FoodChain)
Ámbito geográfico: Nacional
Primaria (Cód. Unesco): 330703 - Diseño de circuitos
Secundaria (Cód. Unesco): 331107 - Instrumentos electrónicos
Terciaria (Cód. Unesco): 330900 - Tecnología de los alimentos
Entidad de afiliación: Institute of Electrical and Electronics Engineers (IEEE)
Fecha de inicio-fin: 02/10/2019 - 21/05/2020
- Título del comité:** IEEE ECCTD 2013 Technical Program Committee
Entidad de afiliación: Institute of Electrical and Electronics Engineers (IEEE)
Fecha de inicio: 2013
- Título del comité:** IEEE ECCTD 2011 Technical Program Committee
Entidad de afiliación: Institute of Electrical and Electronics Engineers (IEEE)
Fecha de inicio: 2011
- Título del comité:** IEEE MWSCAS 2009 Technical Chairs
Entidad de afiliación: Institute of Electrical and Electronics Engineers (IEEE)
Fecha de inicio: 2009

Gestión de I+D+i

- Nombre de la actividad:** Seguimiento Científico-Técnico de Proyectos de I+D del Plan Nacional 2019 (Retos y Excelencia)
Funciones desempeñadas: Miembro del Comité de Expertos área TEC (MNF + TCO)
Entidad de realización: Agencia Estatal de Investigación
Tipo de entidad: Agencia Estatal
Fecha de inicio: 01/12/2019
Duración: 5 meses
- Nombre de la actividad:** Seguimiento Científico-Técnico de Proyectos de I+D del Plan Nacional
Funciones desempeñadas: Miembro del Comité de Expertos (Área TEC)
Fecha de inicio: 2012
- Nombre de la actividad:** Seguimiento Científico-Técnico de Proyectos de Desarrollo Tecnológico, Innovación y Transferencia de Tecnología en el ámbito de la Comunidad Autónoma de Extremadura
Funciones desempeñadas: Miembro del Comité de Evaluación
Fecha de inicio: 2009
- Nombre de la actividad:** Seguimiento Científico-Técnico de Proyectos de I+D del Plan de Iniciación a la Investigación y el Desarrollo Tecnológico en el ámbito de la Universidad de Extremadura
Funciones desempeñadas: Revisor
Fecha de inicio: 2008



- 5** **Nombre de la actividad:** Seguimiento Científico-Técnico de Proyectos de I+D del Plan Nacional
Funciones desempeñadas: Miembro del Comité de Expertos (Área TEC)
Fecha de inicio: 2007