



## **María del Carmen Baena Oliva**

Generado desde: Universidad de Sevilla (Unidad de  
Bibliometría)

Fecha del documento: 27/11/2024

**v 1.4.3**

5ea96185263a8b1e4dda1239aeab6f78

Este fichero electrónico (PDF) contiene incrustada la tecnología CVN (CVN-XML). La tecnología CVN de este fichero permite exportar e importar los datos curriculares desde y hacia cualquier base de datos compatible. Listado de Bases de Datos adaptadas disponible en <http://cvn.fecyt.es/>



## María del Carmen Baena Oliva

Apellidos: **Baena Oliva**  
Nombre: **María del Carmen**  
DNI:  
Perfil de Dialnet:  
ResearcherID:  
ScopusID:  
ORCID:  
Fecha de nacimiento:  
Sexo:  
Nacionalidad:  
Correo electrónico:

### Situación profesional actual

**Entidad empleadora:** Universidad de Sevilla      **Tipo de entidad:** Universidad  
**Departamento:** Tecnología Electrónica  
**Categoría profesional:** Profesora Titular de Universidad  
**Ciudad entidad empleadora:** Sevilla, Andalucía, España  
**Fecha de inicio:** 11/06/2012



## Formación académica recibida

### Titulación universitaria

#### Doctorados

**Entidad de titulación:** Universidad de Sevilla

**Fecha de titulación:** 09/03/2012

**Título de la tesis:** ESTIMACIÓN DE LA ACTIVIDAD DE CONMUTACIÓN EN CIRCUITOS DIGITALES CMOS VLSI

**Director/a de tesis:** Jimenez Fernandez, Carlos Jesus

**Codirector/a de tesis:** Valencia Barrero, Manuel

**Calificación obtenida:** Sobresaliente "Cum Laude"

## Experiencia científica y tecnológica

### Actividad científica o tecnológica

#### Proyectos de I+D+i financiados en convocatorias competitivas de Administraciones o entidades públicas y privadas

- Nombre del proyecto:** Diseño, implementación y validación en hardware de una raíz de confianza resistente a ataques, para sistemas empotrados seguros

**Ámbito geográfico:** Nacional

**Grado de contribución:** Investigador/a

**Nombres investigadores principales (IP, Co-IP,...):** Jiménez Fernández, Carlos Jesús; Brox Jiménez, Piedad

**Nº de investigadores/as:** 19

**Entidad/es financiadora/s:** Ministerio de Ciencia e Innovación **Tipo de entidad:** Organismo, Otros

**Nombre del programa:** Plan Estatal 2017-2020 Retos - Proyectos I+D+i

**Cód. según financiadora:** PID2020-116664RB-I00

**Fecha de inicio-fin:** 01/09/2021 - 31/08/2025 **Duración:** 4 años

**Cuantía total:** 146.410 €
- Nombre del proyecto:** SCARoT: Side-Channel Attacks on Root of Trust / Ataques laterales sobre la Raíz de Confianza

**Ámbito geográfico:** Autonómica

**Grado de contribución:** Investigador/a

**Nombres investigadores principales (IP, Co-IP,...):** Acosta Jiménez, Antonio José; Jiménez Fernández, Carlos Jesús

**Nº de investigadores/as:** 10

**Entidad/es financiadora/s:**



Consejería de Economía, Conocimiento, Empresas y Universidad

**Nombre del programa:** Proyectos I+D+i FEDER Andalucía 2014-2020

**Cód. según financiadora:** US-1380823

**Fecha de inicio-fin:** 01/01/2022 - 31/05/2023

**Duración:** 1 año - 5 meses

**Cuantía total:** 90.000 €

**3 Nombre del proyecto:** Integración y Validación en Laboratorio de Contramedidas Frente a Ataques Laterales en Criptocircuitos Microelectrónicos

**Ámbito geográfico:** Nacional

**Grado de contribución:** Investigador/a

**Nombres investigadores principales (IP, Co-IP,...):** Acosta Jiménez, Antonio José; Jiménez Fernández, Carlos Jesús

**Nº de investigadores/as:** 10

**Entidad/es financiadora/s:**

Ministerio de Economía y Competitividad

**Nombre del programa:** Plan Estatal 2013-2016 Retos - Proyectos I+D+i

**Cód. según financiadora:** TEC2016-80549-R

**Fecha de inicio-fin:** 30/12/2016 - 29/12/2019

**Duración:** 3 años

**Cuantía total:** 104.544 €

**4 Nombre del proyecto:** Cesar: Circuitos Microelectrónicos Seguros Frente a Ataques Laterales

**Ámbito geográfico:** Nacional

**Grado de contribución:** Investigador/a

**Nombres investigadores principales (IP, Co-IP,...):** Acosta Jiménez, Antonio José; Jiménez Fernández, Carlos Jesús

**Nº de investigadores/as:** 9

**Entidad/es financiadora/s:**

Ministerio de Economía y Competitividad

**Nombre del programa:** Plan Estatal 2013-2016 Retos - Proyectos I+D+i

**Cód. según financiadora:** TEC2013-45523-R

**Fecha de inicio-fin:** 01/01/2014 - 30/09/2017

**Duración:** 3 años - 9 meses

**Cuantía total:** 144.474 €

**5 Nombre del proyecto:** Circuitos Integrados para Transmisión de Información Especialmente Segura

**Ámbito geográfico:** Nacional

**Grado de contribución:** Investigador/a

**Nombres investigadores principales (IP, Co-IP,...):** Jiménez Fernández, Carlos Jesús

**Nº de investigadores/as:** 11

**Entidad/es financiadora/s:**

Ministerio de Ciencia e Innovación

**Tipo de entidad:** Organismo, Otros

**Nombre del programa:** Plan Nacional del 2010

**Cód. según financiadora:** TEC2010-16870

**Fecha de inicio-fin:** 01/01/2011 - 30/09/2014

**Duración:** 3 años - 9 meses

**Cuantía total:** 106.722 €

**6 Nombre del proyecto:** Diseño Microelectrónico para Autenticación Cripto-Biométrica

**Ámbito geográfico:** Autonómica

**Grado de contribución:** Investigador/a

**Nombres investigadores principales (IP, Co-IP,...):** Baturone Castillo, Iluminada



**Nº de investigadores/as:** 24

**Entidad/es financiadora/s:**

Junta de Andalucía - Consejería de Innovación, Ciencia y Empresas

**Nombre del programa:** Proyectos de Excelencia de la Junta de Andalucía

**Cód. según financiadora:** P08-TIC-03674

**Fecha de inicio-fin:** 13/01/2009 - 31/12/2013

**Duración:** 4 años - 11 meses - 19 días

**Cuantía total:** 439.847,36 €

**7 Nombre del proyecto:** Model-based synthesis of digital electronic circuits for embedded control (MOBY-DIC)

**Ámbito geográfico:** Unión Europea

**Grado de contribución:** Investigador/a

**Nombres investigadores principales (IP, Co-IP,...):** Acosta Jiménez, Antonio José

**Nº de investigadores/as:** 8

**Entidad/es financiadora/s:**

Commission of the European Communities (Research Directorate-General)

**Nombre del programa:** 7º Programa Marco de la U.E.

**Cód. según financiadora:** FP7-ICT-2009-4-248858

**Fecha de inicio-fin:** 01/12/2009 - 30/11/2012

**Duración:** 3 años

**Cuantía total:** 450.000 €

**8 Nombre del proyecto:** HIPER: Técnicas de altas prestaciones para la verificación y diseño de circuitos digitales CMOS VLSI

**Ámbito geográfico:** Nacional

**Grado de contribución:** Investigador/a

**Nombres investigadores principales (IP, Co-IP,...):** Juan Chico, Jorge

**Nº de investigadores/as:** 14

**Entidad/es financiadora/s:**

Ministerio de Educación y Ciencia

**Nombre del programa:** Plan Nacional del 2007

**Cód. según financiadora:** TEC2007-61802

**Fecha de inicio-fin:** 01/10/2007 - 30/09/2011

**Duración:** 4 años

**Cuantía total:** 212.960 €

**9 Nombre del proyecto:** SEPIC, Sistemas empotrados para infraestructuras críticas

**Ámbito geográfico:** Nacional

**Grado de contribución:** Investigador/a

**Nombres investigadores principales (IP, Co-IP,...):** Bellido Díaz, Manuel Jesús

**Nº de investigadores/as:** 18

**Entidad/es financiadora/s:**

Ministerio de Industria, Turismo y Comercio

**Nombre del programa:** OPN - Avanza I+D

**Cód. según financiadora:** TSI-020100-2008-258

**Fecha de inicio-fin:** 10/07/2008 - 28/02/2009

**Duración:** 7 meses - 19 días

**Cuantía total:** 69.000 €

**10 Nombre del proyecto:** Diseño de sistemas digitales micro-nanoelectrónicos de altas prestaciones

**Ámbito geográfico:** Autonómica

**Grado de contribución:** Investigador/a



**Nombres investigadores principales (IP, Co-IP,...):** Barriga Barros, Ángel

**Nº de investigadores/as:** 30

**Entidad/es financiadora/s:**

Junta de Andalucía (Plan Andaluz de Investigación)

**Nombre del programa:** Proyectos de Excelencia de la Junta de Andalucía

**Cód. según financiadora:** EXC/2005/TIC-635

**Fecha de inicio-fin:** 01/03/2006 - 28/02/2009

**Duración:** 3 años

**Cuantía total:** 177.000 €

**11 Nombre del proyecto:** Sistemas Empotrados Abiertos de Unidades Terminales para Sistemas de Control Industrial

**Ámbito geográfico:** Autonómica

**Grado de contribución:** Investigador/a

**Nombres investigadores principales (IP, Co-IP,...):** Bellido Díaz, Manuel Jesús

**Nº de investigadores/as:** 29

**Entidad/es financiadora/s:**

Junta de Andalucía (Plan Andaluz de Investigación)

**Nombre del programa:** Proyectos de Excelencia de la Junta de Andalucía

**Cód. según financiadora:** EXC/2005/TIC-1023

**Fecha de inicio-fin:** 01/03/2006 - 28/02/2009

**Duración:** 3 años

**Cuantía total:** 131.000 €

### Contratos, convenios o proyectos de I+D+i no competitivos con Administraciones o entidades públicas o privadas

**Nombre del proyecto:** USECHIP: CÁTEDRA EN MICROELECTRÓNICA DE LA UNIVERSIDAD DE SEVILLA

**Grado de contribución:** Investigador/a

**Nombres investigadores principales (IP, Co-IP,...):** Acosta Jiménez, Antonio José

**Nº de investigadores/as:** 69

**Entidad/es financiadora/s:**

Ministerio de Asuntos Económicos y Transformación Digital

**Nombre del programa:** Cátedras Específicas

**Cód. según financiadora:** TSI-069100-2023-001

**Fecha de inicio:** 07/03/2024

**Duración:** 2 años - 3 meses - 24 días

**Cuantía total:** 4.200.000 €



## Actividades científicas y tecnológicas

### Producción científica

#### Publicaciones, documentos científicos y técnicos

- 1** Baena, C.; García-Sánchez, F.; Sáez, A.. Discontinuous quarter-point boundary elements revisited: Computation of T-stress in two-dimensional cracked components. THEORETICAL AND APPLIED FRACTURE MECHANICS. 128, ELSEVIER SCIENCE BV; ELSEVIER, 2023. Disponible en Internet en: <<https://doi.org/10.1016/j.tafmec.2023.104105>>. ISSN 0167-8442, ISSN 1872-7638

**DOI:** 10.1016/j.tafmec.2023.104105

**Handle:** 11441/150247

**Código WOS:** WOS:001100077000001

**Código Scopus:** 85174711724

**Tipo de producción:** Artículo científico

**Posición de firma:** 1

**Nº total de autores:** 3

**Fuente de impacto:** WOS (JCR)

**Índice de impacto:** 5.000

**Posición de publicación:** 25

**Fuente de impacto:** WOS (JCR)

**Índice de impacto:** 5.000

**Posición de publicación:** 17

**Fuente de impacto:** SCOPUS (SJR)

**Índice de impacto:** 1.252

**Posición de publicación:** 71

**Fuente de impacto:** SCOPUS (SJR)

**Índice de impacto:** 1.252

**Posición de publicación:** 45

**Fuente de impacto:** SCOPUS (SJR)

**Índice de impacto:** 1.252

**Posición de publicación:** 101

**Fuente de impacto:** SCOPUS (SJR)

**Índice de impacto:** 1.252

**Posición de publicación:** 60

**Fuente de citas:** SCOPUS

**Fuente de citas:** WOS

**Tipo de soporte:** Revista

**Categoría:** Science Edition - ENGINEERING, MECHANICAL

**Revista dentro del 25%:** Sí

**Num. revistas en cat.:** 183

**Categoría:** Science Edition - MECHANICS

**Revista dentro del 25%:** Sí

**Num. revistas en cat.:** 170

**Categoría:** Applied Mathematics

**Revista dentro del 25%:** Sí

**Num. revistas en cat.:** 615

**Categoría:** Condensed Matter Physics

**Revista dentro del 25%:** Sí

**Num. revistas en cat.:** 431

**Categoría:** Materials Science (miscellaneous)

**Revista dentro del 25%:** Sí

**Num. revistas en cat.:** 630

**Categoría:** Mechanical Engineering

**Revista dentro del 25%:** Sí

**Num. revistas en cat.:** 641

**Citas:** 0

**Citas:** 0

- 2** Jiménez Fernández, Carlos Jesús; Baena Oliva, María del Carmen; Parra Fernández, María del Pilar; Potestad Ordoñez, Francisco Eugenio; Valencia Barrero, Manuel. An academic approach to FPGA design based on a distance meter circuit. IEEE REVISTA IBEROAMERICANA DE TECNOLOGIAS DEL APRENDIZAJE-IEEE RITA.



15 - 3, pp. 123 - 128. IEEE-INST ELECTRICAL ELECTRONICS ENGINEERS INC, 2020. Disponible en Internet en: <<https://doi.org/10.1109/RITA.2020.3008343>>. ISSN 1932-8540

**DOI:** 10.1109/RITA.2020.3008343

**Handle:** 11441/106006

**Código WOS:** WOS:000557350000001

**Código Scopus:** 85089492632

**Código de Dialnet:** ARTREV 7570207

**Tipo de producción:** Artículo científico

**Posición de firma:** 2

**Nº total de autores:** 5

**Fuente de impacto:** SCOPUS (SJR)

**Índice de impacto:** 0.227

**Posición de publicación:** 59

**Fuente de impacto:** SCOPUS (SJR)

**Índice de impacto:** 0.227

**Posición de publicación:** 887

**Fuente de impacto:** SCOPUS (SJR)

**Índice de impacto:** 0.227

**Posición de publicación:** 213

**Fuente de citas:** SCOPUS

**Fuente de citas:** WOS

**Fuente de citas:** Dialnet

**Tipo de soporte:** Revista

**Categoría:** E-learning

**Revista dentro del 25%:** No

**Num. revistas en cat.:** 72

**Categoría:** Education

**Revista dentro del 25%:** No

**Num. revistas en cat.:** 1.507

**Categoría:** Engineering (miscellaneous)

**Revista dentro del 25%:** No

**Num. revistas en cat.:** 478

**Citas:** 2

**Citas:** 1

**Citas:** 0

- 3** Potestad-Ordóñez, Francisco E.; Valencia-Barrero, Manuel; Baena-Oliva, Carmen; Parra-Fernández, Pilar; Jiménez-Fernández, Carlos J.. Breaking trivium stream cipher implemented in ASIC using experimental attacks and DFA. SENSORS. 20 - 23, pp. 1 - 19. MDPI; MDPI AG, 2020. Disponible en Internet en: <<https://doi.org/10.3390/s20236909>>. ISSN 1424-8220

**DOI:** 10.3390/s20236909

**Handle:** 11441/104281

**PMID:** 33287234

**Código WOS:** WOS:000598014300001

**Código Scopus:** 85097067595

**Tipo de producción:** Artículo científico

**Posición de firma:** 3

**Nº total de autores:** 5

**Fuente de impacto:** WOS (JCR)

**Índice de impacto:** 3.576

**Posición de publicación:** 26

**Fuente de impacto:** WOS (JCR)

**Índice de impacto:** 3.576

**Posición de publicación:** 82

**Fuente de impacto:** WOS (JCR)

**Índice de impacto:** 3.576

**Posición de publicación:** 14

**Tipo de soporte:** Revista

**Categoría:** Science Edition - CHEMISTRY, ANALYTICAL

**Revista dentro del 25%:** No

**Num. revistas en cat.:** 87

**Categoría:** Science Edition - ENGINEERING, ELECTRICAL & ELECTRONIC

**Revista dentro del 25%:** No

**Num. revistas en cat.:** 273

**Categoría:** Science Edition - INSTRUMENTS & INSTRUMENTATION

**Revista dentro del 25%:** Sí

**Num. revistas en cat.:** 64





**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 46

**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 46

**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 64

**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 64

**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 244

**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 244

**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 169

**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 169

**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 84

**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 84

**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 35

**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 35

**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 1.047

**Fuente de impacto:** SCOPUS (SJR)  
**Índice de impacto:** 0.636  
**Posición de publicación:** 1.057

**Categoría:** Analytical Chemistry  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 121

**Categoría:** Analytical Chemistry  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 144

**Categoría:** Atomic and Molecular Physics, and Optics  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 183

**Categoría:** Atomic and Molecular Physics, and Optics  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 209

**Categoría:** Biochemistry  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 432

**Categoría:** Biochemistry  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 467

**Categoría:** Electrical and Electronic Engineering  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 655

**Categoría:** Electrical and Electronic Engineering  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 734

**Categoría:** Information Systems  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 317

**Categoría:** Information Systems  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 382

**Categoría:** Instrumentation  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 127

**Categoría:** Instrumentation  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 137

**Categoría:** Medicine (miscellaneous)  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 2.531

**Categoría:** Medicine (miscellaneous)  
**Revista dentro del 25%:** No  
**Num. revistas en cat.:** 2.397

**Fuente de citas:** SCOPUS**Citas:** 9**Fuente de citas:** WOS**Citas:** 5

- 4** Baena-Oliva, María C.; Juan Chico, Jorge; Bellido Díaz, Manuel Jesús; Ruiz De Clavijo Vázquez, Paulino; Jiménez Fernández, Carlos Jesús; Valencia Barrero, Manuel. Measurement of the switching activity of CMOS digital circuits at the gate level. Lecture Notes in Computer Science. 2451, pp. 353 - 362. SPRINGER; Springer International Publishing; SPRINGER-VERLAG BERLIN; SPRINGER INTERNATIONAL PUBLISHING AG; SPRINGER INT PUBLISHING AG; Springer Nature Switzerland, 2002. Disponible en Internet en: <[https://doi.org/10.1007/3-540-45716-X\\_35](https://doi.org/10.1007/3-540-45716-X_35)>. ISSN 0302-9743, ISSN 1611-3349

**DOI:** 10.1007/3-540-45716-X\_35**Handle:** 11441/52483**Código Scopus:** 33746869222**Tipo de producción:** Artículo científico**Posición de firma:** 1**Nº total de autores:** 6**Fuente de impacto:** WOS (JCR)**Categoría:** Science Edition - COMPUTER SCIENCE, THEORY & METHODS**Índice de impacto:** 0.515**Revista dentro del 25%:** No**Posición de publicación:** 39**Num. revistas en cat.:** 69**Fuente de impacto:** SCOPUS (SJR)**Categoría:** Computer Science (miscellaneous)**Índice de impacto:** 0.374**Revista dentro del 25%:** No**Posición de publicación:** 37**Num. revistas en cat.:** 85**Fuente de impacto:** SCOPUS (SJR)**Categoría:** Theoretical Computer Science**Índice de impacto:** 0.374**Revista dentro del 25%:** No**Posición de publicación:** 57**Num. revistas en cat.:** 81**Fuente de citas:** SCOPUS**Citas:** 6

- 5** Juan Chico, Jorge; Bellido Díaz, Manuel Jesús; Ruiz de Clavijo Vázquez, Paulino; Baena Oliva, María del Carmen; Jiménez Fernández, Carlos Jesús; Valencia Barrero, Manuel. Switching activity evaluation of CMOS digital circuits using logic timing simulation. ELECTRONICS LETTERS. 37 - 9, pp. 555 - 557. INST ENGINEERING TECHNOLOGY-IET, 2001. Disponible en Internet en: <<https://doi.org/10.1049/el:20010389>>. ISSN 0013-5194, ISSN 1350-911X

**DOI:** 10.1049/el:20010389**Código WOS:** WOS:000168646600007**Código Scopus:** 0035953712**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista**Posición de firma:** 4**Nº total de autores:** 6**Fuente de impacto:** WOS (JCR)**Categoría:** Science Edition - ENGINEERING, ELECTRICAL & ELECTRONIC**Índice de impacto:** 0.970**Revista dentro del 25%:** No**Posición de publicación:** 52**Num. revistas en cat.:** 200**Fuente de impacto:** SCOPUS (SJR)**Categoría:** Electrical and Electronic Engineering**Índice de impacto:** 1.542**Revista dentro del 25%:** Sí**Posición de publicación:** 45**Num. revistas en cat.:** 432**Fuente de citas:** SCOPUS**Citas:** 1**Fuente de citas:** WOS**Citas:** 2



- 6** Fernández-García, Carlos; Parra-Fernández, Pilar; Baena-Oliva, Carmen; Valencia-Barrero, Manuel; Jiménez-Fernández, Carlos Jesús. Auto-tuning System for Maximum Operating Frequency in FPGA by Dynamic Reconfiguration. Springer Proceedings in Materials. 50, pp. 468 - 476. Springer Nature Switzerland, 2024. Disponible en Internet en: <[https://doi.org/10.1007/978-3-031-64106-0\\_51](https://doi.org/10.1007/978-3-031-64106-0_51)>. ISSN 2662-3161, ISSN 2662-317X

**DOI:** 10.1007/978-3-031-64106-0\_51

**Código Scopus:** 85201733062

**Tipo de producción:** Capítulo de libro

**Posición de firma:** 3

**Grado de contribución:** Autor/a o coautor/a de capítulo de libro

**Nº total de autores:** 5

**Fuente de impacto:** SCOPUS (SJR)

**Índice de impacto:** 0.237

**Posición de publicación:** 88

**Categoría:** Ceramics and Composites

**Revista dentro del 25%:** No

**Num. revistas en cat.:** 127

**Fuente de impacto:** SCOPUS (SJR)

**Índice de impacto:** 0.237

**Posición de publicación:** 197

**Categoría:** Electronic, Optical and Magnetic Materials

**Revista dentro del 25%:** No

**Num. revistas en cat.:** 262

**Fuente de impacto:** SCOPUS (SJR)

**Índice de impacto:** 0.237

**Posición de publicación:** 95

**Categoría:** Metals and Alloys

**Revista dentro del 25%:** No

**Num. revistas en cat.:** 170

**Fuente de impacto:** SCOPUS (SJR)

**Índice de impacto:** 0.237

**Posición de publicación:** 197

**Categoría:** Renewable Energy, Sustainability and the Environment

**Revista dentro del 25%:** No

**Num. revistas en cat.:** 245

**Fuente de citas:** SCOPUS

**Citas:** 0

- 7** Francisco Eugenio Potestad Ordóñez; Carlos Jesús Jiménez Fernández; Alejandro Gallardo Soto; Manuel Valencia Barrero; María del Carmen Baena Oliva; P. Parra Fernández; E. Tena Sánchez. Diseño de probador de ICs y su efecto en la aplicación en laboratorios de electrónica'. Libro de actas TAAE 2022 XV Congreso de Tecnología, Aprendizaje y Enseñanza de la Electrónica: Livro de procedimentos TAAE 2022 XV Conferência em Tecnologia, Aprendizagem e Ensino da Eletrônica=Proceedings book TAAE 2022 XV International Conference of Technology, Learning and Teaching of Electronics. Escuela Universitaria Politécnica de Teruel, 2022. ISBN 978-84-09-42360-6

**Código de Dialnet:** ARTLIB 8650047

**Tipo de producción:** Capítulo de libro

**Posición de firma:** 5

**Tipo de soporte:** Libro

**Grado de contribución:** Autor/a o coautor/a de capítulo de libro

**Nº total de autores:** 7

**Fuente de citas:** Dialnet

**Citas:** 0

- 8** Carlos Jesús Jiménez Fernández; María del Carmen Baena Oliva; María del Pilar Parra Fernández; Manuel Valencia Barrero; Francisco Eugenio Potestad Ordóñez; Erica Tena Sánchez; Alejandro Gallardo Soto. Enseñanza basada en diseños propuestos por los alumnos: caso práctico. Libro de actas TAAE 2022 XV Congreso de Tecnología, Aprendizaje y Enseñanza de la Electrónica: Livro de procedimentos TAAE 2022 XV Conferência em Tecnologia, Aprendizagem e Ensino da Eletrônica=Proceedings book TAAE 2022 XV International Conference of Technology, Learning and Teaching of Electronics. Escuela Universitaria Politécnica de Teruel, 2022. ISBN 978-84-09-42360-6

**Código de Dialnet:** ARTLIB 8650051

**Tipo de producción:** Capítulo de libro

**Posición de firma:** 2

**Tipo de soporte:** Libro

**Grado de contribución:** Autor/a o coautor/a de capítulo de libro

**Nº total de autores:** 7**Fuente de citas:** Dialnet**Citas:** 0

- 9** Francisco Eugenio Potestad Ordóñez; E. Tena Sánchez; C. Fernández García; V. Zuñiga González; J. M. Mora Gutiérrez; María del Carmen Baena Oliva; P. Parra Fernández; A. J. Acosta Jiménez; C. J. Jiménez Fernández. Review of Breaking Trivium Stream Cipher Implemented in ASIC Using Experimental Attacks and DFA. Investigación en Ciberseguridad Actas de las VII Jornadas Nacionales (7º.2022.Bilbao). pp. 271 - 272. Fundación Tecnalia Research and Innovation, 2022. ISBN 978-84-88734-13-6

**Código de Dialnet:** ARTLIB 9206639**Tipo de producción:** Capítulo de libro**Posición de firma:** 6**Tipo de soporte:** Libro**Grado de contribución:** Autor/a o coautor/a de capítulo de libro**Nº total de autores:** 9**Fuente de citas:** Dialnet**Citas:** 0

## Trabajos presentados en congresos nacionales o internacionales

- 1** **Título del trabajo:** Project-based learning of digital design: Using RGB LEDs  
**Tipo evento:** Congreso  
Jiménez-Fernández, Carlos Jesús; Oliva, Carmen Baena; Fernández, Pilar Parra; Barrero, Manuel Valencia. "Project-based learning of digital design: Using RGB LEDs". En: 16th Congreso de Tecnología, Aprendizaje y Enseñanza de la Electrónica, TAE 2024. IEEE, 2024. Disponible en Internet en: <<https://doi.org/10.1109/TAE59541.2024.10605019>>. ISBN 9798350348675  
**DOI:** 10.1109/TAE59541.2024.10605019  
**Código WOS:** WOS:001289443800090  
**Código Scopus:** 85201270564
- 2** **Título del trabajo:** Aprendizaje de diseño digital basado en proyectos:: Uso de leds RGB  
**Tipo evento:** Congreso  
Carlos Jesús Jiménez Fernández; María del Carmen Baena Oliva; María del Pilar Parra Fernández; Manuel Valencia Barrero. "Aprendizaje de diseño digital basado en proyectos:: Uso de leds RGB". En: XVI Congreso de Tecnología, Aprendizaje y Enseñanza de la Electrónica (TAE 2024). Libro de actas: XVI Conferência em Tecnologia, Aprendizagem e Ensino da Eletrônica (TAE 2024). Livro de atas. XVI International Conference of Technology, Learning and Teaching of Electronics (TAE 2024). Proceedings book. pp. 479 - 484. Universidad de Málaga (UMA), 2024. ISBN 978-84-09-63040-0  
**Código de Dialnet:** ARTLIB 9757994
- 3** **Título del trabajo:** ICs tester design and its effect on application in electronics laboratories  
**Tipo evento:** Congreso  
Potestad-Ordóñez, F. E.; Jimenez-Fernández, C. J.; Gallardo-Soto, A.; Valencia-Barrero, M.; Baena-Oliva, C.; Parra-Fernández, P.; Tena-Sánchez, Erica. "ICs tester design and its effect on application in electronics laboratories". En: 15th International Conference of Technology, Learning and Teaching of Electronics, TAE 2022 - Proceedings. IEEE, 2022. Disponible en Internet en: <<https://doi.org/10.1109/TAE54169.2022.9840565>>. ISBN 9781665421614  
**DOI:** 10.1109/TAE54169.2022.9840565  
**Código Scopus:** 85137120969
- 4** **Título del trabajo:** Teaching based on proposed by students designs: a case study  
**Tipo evento:** Congreso  
Jiménez-Fernández, Carlos Jesús; Baena Oliva, Carmen; Parra Fernández, Pilar; Valencia Barrero, Manuel; Potestad Ordóñez, Francisco Eugenio; Tena Sánchez, Erica; Gallardo Soto, Alejandro. "Teaching based



on proposed by students designs: a case study". En: 15th International Conference of Technology, Learning and Teaching of Electronics, TAAE 2022 - Proceedings. IEEE, 2022. Disponible en Internet en: <<https://doi.org/10.1109/TAAE54169.2022.9840588>>. ISBN 9781665421614

**DOI:** 10.1109/TAAE54169.2022.9840588

**Código Scopus:** 85137082108

**5 Título del trabajo:** Learning VHDL through teamwork FPGA game design

**Tipo evento:** Congreso

Jiménez Fernández, Carlos Jesús; Baena Oliva, María del Carmen; Parra Fernández, María del Pilar; Gallardo Soto, Alejandro; Potestad Ordoñez, Francisco E.; Valencia Barrero, Manuel. "Learning VHDL through teamwork FPGA game design". En: Proceedings - 2020 14th Technologies Applied to Electronics Teaching Conference, TAAE 2020. IEEE, 2020. Disponible en Internet en: <<https://doi.org/10.1109/TAAE46915.2020.9163756>>. ISBN 9781728167329

**DOI:** 10.1109/TAAE46915.2020.9163756

**Handle:** 11441/106049

**Código WOS:** WOS:000623210700044

**Código Scopus:** 85091862336

**6 Título del trabajo:** Desarrollo de un juego sobre FPGA mediante trabajo en equipo

**Tipo evento:** Congreso

Carlos Jesús Jiménez Fernández; María del Carmen Baena Oliva; María del Pilar Parra Fernández; Alejandro Gallardo Soto; F. Eugenio Potestad Ordóñez; Manuel Valencia Barrero. "Desarrollo de un juego sobre FPGA mediante trabajo en equipo". En: XIV Congreso de Tecnologías Aplicadas a la Enseñanza de la Electrónica: Proceedings TAAE2020 = XIV Conferência em Tecnologias Aplicadas ao Ensino da Eletrónica = XIV Conference on Technology, Teaching and Learning of Electronics. pp. 279 - 284. Instituto Superior de Engenharia do Porto, 2020. Disponible en Internet en: <<https://idus.us.es/handle/11441/129270>>. ISBN 978-989-54758-3-4

**Handle:** 11441/129270

**Código de Dialnet:** ARTLIB 8186196

**7 Título del trabajo:** Floorplanning as a practical countermeasure against clock fault attack in Trivium stream cipher

**Tipo evento:** Congreso

Potestad Ordóñez, Francisco E.; Jiménez Fernández, Carlos Jesús; Baena Oliva, María del Carmen; Parra Fernández, María del Pilar; Valencia Barrero, Manuel. "Floorplanning as a practical countermeasure against clock fault attack in Trivium stream cipher". En: Proceedings - 33rd Conference on Design of Circuits and Integrated Systems, DCIS 2018. 2019. Disponible en Internet en: <<https://doi.org/10.1109/DCIS.2018.8681467>>. ISBN 9781728101712

**DOI:** 10.1109/DCIS.2018.8681467

**Handle:** 11441/105829

**Código WOS:** WOS:000467738200011

**Código Scopus:** 85064628281

**8 Título del trabajo:** FPGA design example for maximum operating frequency measurements

**Tipo evento:** Congreso

Jiménez Fernández, Carlos Jesús; Parra Fernández, María del Pilar; Baena Oliva, María del Carmen; Valencia Barrero, Manuel; Potestad Ordóñez, Francisco E. "FPGA design example for maximum operating frequency measurements". En: 2018 XIII TECHNOLOGIES APPLIED TO ELECTRONICS TEACHING CONFERENCE (TAAE). IEEE, 2018. Disponible en Internet en: <<https://doi.org/10.1109/TAAE.2018.8476046>>. ISBN 978-1-5386-0928-6

**DOI:** 10.1109/TAAE.2018.8476046

**Handle:** 11441/94621

**Código WOS:** WOS:000448887500023



**Código Scopus:** 85055653491

**9 Título del trabajo:** Medición de distancias como ejemplo práctico de diseño en FPGAs

**Tipo evento:** Congreso

Jiménez Fernández, Carlos J.; Parra Fernández, María P.; Baena Oliva, María C.; Valencia Barrero, Manuel; Fabricio de Potestad. "Medición de distancias como ejemplo práctico de diseño en FPGAs". En: Tecnología, Aprendizaje y Enseñanza de la Electrónica : Actas del XIII Congreso de Tecnología, Aprendizaje y Enseñanza de la Electrónica, Tenerife, 20-22 de junio, 2018. pp. 593 - 596. Universidad de La Laguna, 2018. ISBN 978-84-09-03113-9

**Código de Dialnet:** ARTLIB 6828095

**10 Título del trabajo:** Distance measurement as a practical example of FPGA design

**Tipo evento:** Congreso

Jiménez Fernández, Carlos Jesús; Fernández Parra, María del Pilar; Baena Oliva, María del Carmen; Barrero Valencia, Manuel; Potestad Ordóñez, Francisco E. "Distance measurement as a practical example of FPGA design". En: 2018 XIII TECHNOLOGIES APPLIED TO ELECTRONICS TEACHING CONFERENCE (TAAE). IEEE, 2018. Disponible en Internet en: <<https://doi.org/10.1109/TAAE.2018.8476143>>. ISBN 978-1-5386-0928-6

**DOI:** 10.1109/TAAE.2018.8476143

**Handle:** 11441/94619

**Código WOS:** WOS:000448887500051

**Código Scopus:** 85055670350

**11 Título del trabajo:** Ejemplo de diseño FPGA para medidas de máximas frecuencias de operación

**Tipo evento:** Congreso

Jiménez Fernández, Carlos J.; Parra Fernández, María P.; Baena Oliva, María C.; Valencia Barrero, Manuel; Potestad Ordóñez, Francisco E. "Ejemplo de diseño FPGA para medidas de máximas frecuencias de operación". En: Tecnología, Aprendizaje y Enseñanza de la Electrónica : Actas del XIII Congreso de Tecnología, Aprendizaje y Enseñanza de la Electrónica, Tenerife, 20-22 de junio, 2018. pp. 587 - 592. Universidad de La Laguna, 2018. ISBN 978-84-09-03113-9

**Código de Dialnet:** ARTLIB 6828096

**12 Título del trabajo:** Innovative learning and teaching methodology in electronic technology area: A case of study in computer science university degrees

**Tipo evento:** Congreso

Romero, M. C.; Baena, C.; Gómez, I. M.; Parra, M. P.; Sivianes, F.; Valencia, M. "Innovative learning and teaching methodology in electronic technology area: A case of study in computer science university degrees". En: 2010 IEEE Education Engineering Conference, EDUCON 2010. pp. 1217 - 1224. IEEE, 2010. Disponible en Internet en: <<https://doi.org/10.1109/EDUCON.2010.5492386>>. ISBN 9781424465682

**DOI:** 10.1109/EDUCON.2010.5492386

**Handle:** 11441/129298

**Código Scopus:** 77954939852

**13 Título del trabajo:** AUTODDM: AUTOMATIC characterization tool for the Delay Degradation Model

**Tipo evento:** Congreso

Juan-Chico, J; Bellido, MJ; Ruiz-De-Clavijo, P; Baena, C; Valencia, M. "AUTODDM: AUTOMATIC characterization tool for the Delay Degradation Model". En: ICECS 2001: 8TH IEEE INTERNATIONAL CONFERENCE ON ELECTRONICS, CIRCUITS AND SYSTEMS, VOLS I-III, CONFERENCE PROCEEDINGS. pp. 1631 - 1634. IEEE, 2001. Disponible en Internet en: <<https://doi.org/10.1109/ICECS.2001.957531>>. ISBN 0-7803-7057-0

**DOI:** 10.1109/ICECS.2001.957531

**Handle:** 11441/129300

**Código WOS:** WOS:000176019100385



## Trabajos presentados en jornadas, seminarios, talleres de trabajo y/o cursos nacionales o internacionales

- 1 Título del trabajo:** Educational applications of a pico-processor design  
Jiménez Fernández, Carlos Jesús; Baena, Carmen; Parra, Pilar; Valencia, Manuel; López-Hinojo, Antonio A.. "Educational applications of a pico-processor design". En: Proceedings of 2016 Technologies Applied to Electronics Teaching, TAE 2016. 2016, Disponible en Internet en: <<https://doi.org/10.1109/TAE 2016.7528250>>. ISBN 9781509022649  
**DOI:** 10.1109/TAE 2016.7528250  
**Handle:** 11441/129277  
**Código Scopus:** 84992036741
  
- 2 Título del trabajo:** Creating helping posters for electronic labs  
Jiménez Fernández, Carlos Jesús; Parra Fernández, María del Pilar; Baena Oliva, Carmen; Valencia Barrero, Manuel. "Creating helping posters for electronic labs". En: Proceedings of 2016 Technologies Applied to Electronics Teaching, TAE 2016. 2016, Disponible en Internet en: <<https://doi.org/10.1109/TAE 2016.7528249>>. ISBN 9781509022649  
**DOI:** 10.1109/TAE 2016.7528249  
**Handle:** 11441/129275  
**Código WOS:** WOS:000383221600012  
**Código Scopus:** 84992122581
  
- 3 Título del trabajo:** A message transmission system with lightweight encryption as a project in a Master subject  
Jiménez Fernández, Carlos J.; Baena Oliva, Carmen; Valencia Barrero, Manuel; Fernández, Juan M.; Moreno, Alejandro. "A message transmission system with lightweight encryption as a project in a Master subject". En: Proceedings of XI Tecnologías Aplicadas a la Enseñanza de la Electrónica (Technologies Applied to Electronics Teaching), TAE 2014. 2014, Disponible en Internet en: <<https://doi.org/10.1109/TAE 2014.6900161>>. ISBN 9781479960026  
**DOI:** 10.1109/TAE 2014.6900161  
**Handle:** 11441/129295  
**Código WOS:** WOS:000347646800037  
**Código Scopus:** 84931459206